

メモリ FeRAM

RAMXEED
ULTIMATE

4M (512 K×8) ビット SPI

MB85RS4MTY

■ 概 要

MB85RS4MTYは、不揮発性メモリセルを形成する強誘電体プロセスとシリコンゲートCMOSプロセスを用いた524,288ワード×8ビット構成のFeRAM (Ferroelectric Random Access Memory: 強誘電体ランダムアクセスメモリ)です。MB85RS4MTYは高温環境下での動作が必要となる用途に適しています。

MB85RS4MTYは、シリアルペリフェラルインタフェース (SPI) を採用しています。

MB85RS4MTYは、SRAMのようにデータバックアップ用バッテリーを使用することなくデータ保持が可能です。

MB85RS4MTYに採用しているメモリセルは 10^{13} 回の書込み/読出し動作が可能で、フラッシュメモリやE²PROMの書換え可能回数を大きく上回ります。

MB85RS4MTYはフラッシュメモリやE²PROMのような長い書込み時間は必要とせず、書込みの待ち時間はゼロです。したがって、書込み完了待ちのシーケンスを必要としません。

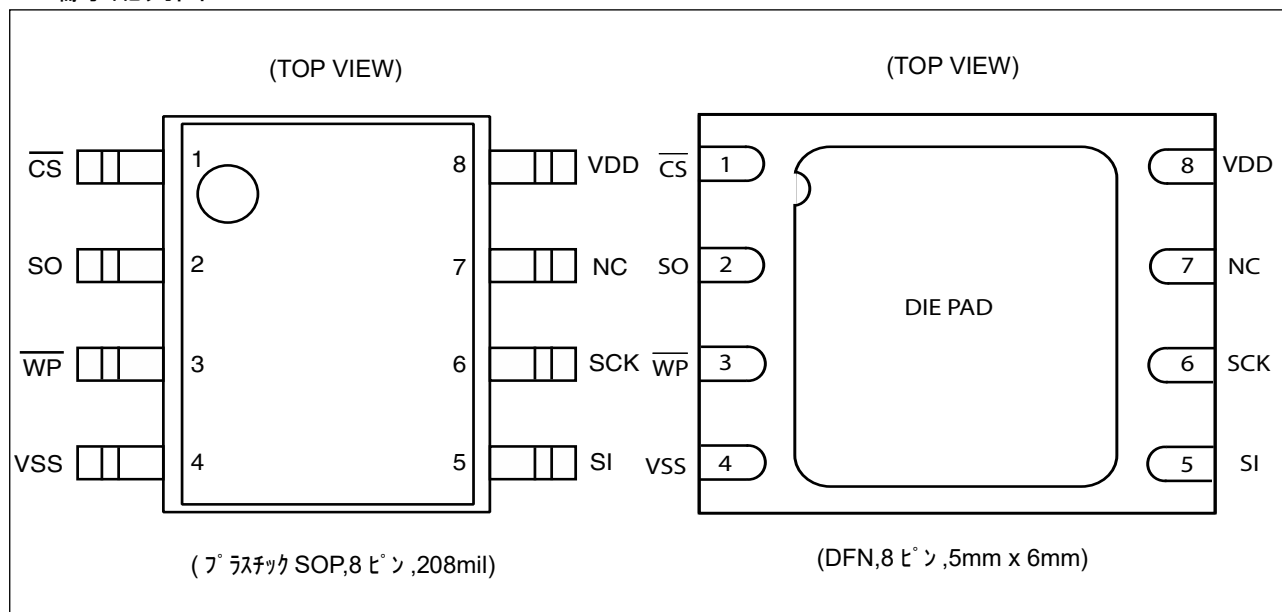
■ 特 長

- ・ビット構成 : 524,288 ワード×8 ビット
- ・スペシャルセクタ領域 : 256 ワード×8 ビット
この領域に限り、3 回までのリフロー前後で値を保持します。
- ・ユニーク ID 機能
- ・シリアルナンバー機能 : 64 ビット
この領域に限り、3 回までのリフロー前後で値を保持します。
- ・シリアルペリフェラルインタフェース : SPI (Serial Peripheral Interface)
SPI モード 0 (0, 0) とモード 3 (1, 1) に対応
- ・動作周波数 : 50MHz (Max)
- ・書込み / 読出し耐性 : 10^{13} 回 (+125 °C), 10^{14} 回 (+85 °C)
- ・データ保持特性 : 193.9 年 (+85 °C),
40.7 年 (+105 °C),
10.1 年 (+125 °C), + 125 °C 条件下での 10.1 年以上について継続評価中。
- ・動作電源電圧 : 1.8 V ~ 3.6 V
- ・低消費電力 : 動作電源電流 4mA (Max@50 MHz)
スタンバイ電流 350 μA (Max)
ディープパワーダウン電流 30μA (Max)
ハイバーネート電流 14 μA (Max)
- ・動作周囲温度 : - 40 °C ~ + 125 °C
- ・パッケージ : プラスチック SOP, 8 ピン (208mil)
プラスチック DFN, 8 ピン (5mm × 6mm)
本製品は RoHS 指令に適合しています。

富士通セミコンダクターメモリソリューション株式会社はRAMXEED株式会社に社名変更しました。
RAMXEED株式会社は既存の富士通の製品型格のまま引き続き製品提供しサポートしていきます。

MB85RS4MTY

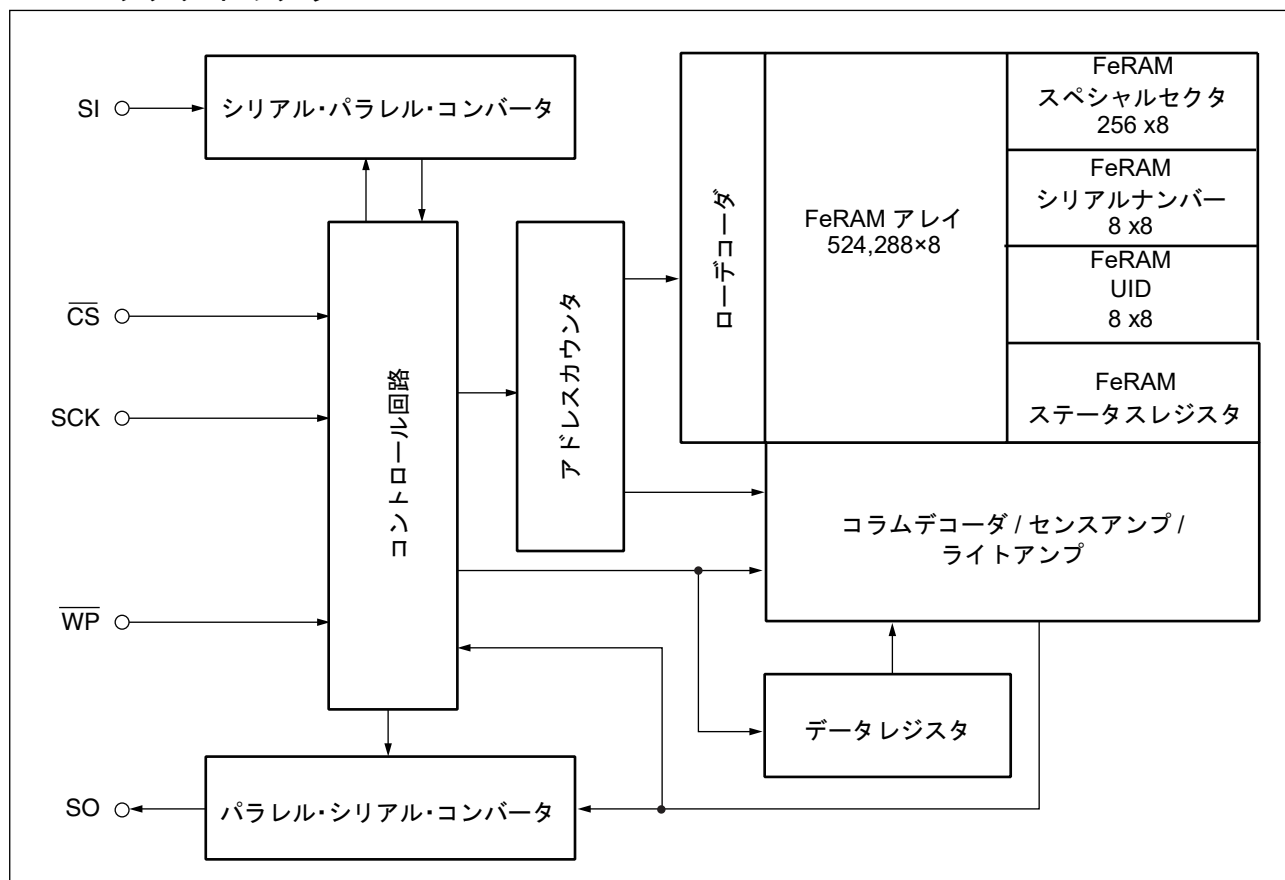
■ 端子配列図



■ 端子機能説明

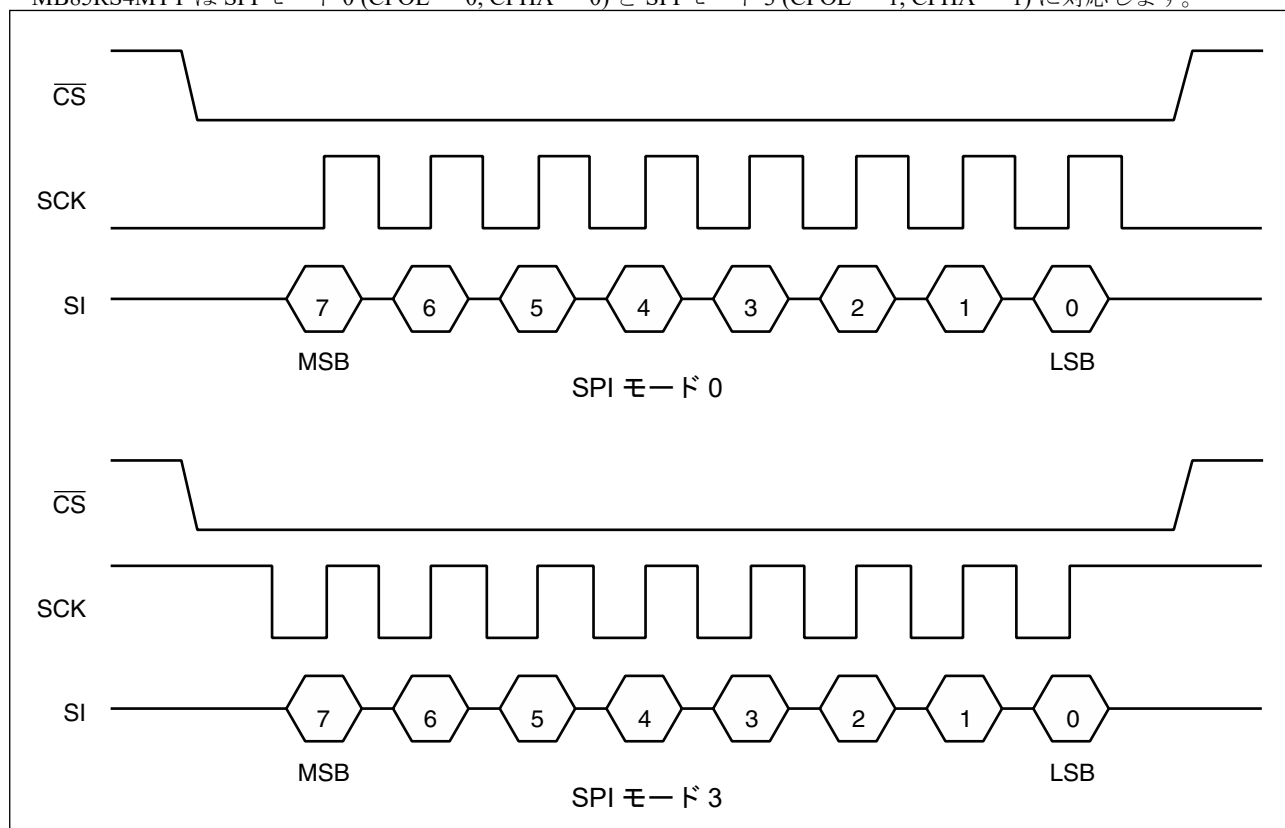
端子番号	端子名	機能説明
1	$\overline{CS}$	チップセレクト端子 チップを選択状態にするための入力端子です。 $\overline{CS}$ が“H”レベルのとき、チップは非選択(スタンバイ)状態となり、SOはHigh-Zになります。このとき、他の端子の入力は無視されます。 $\overline{CS}$ が“L”レベルのとき、チップは選択(アクティブ)状態となります。オペコード入力前に $\overline{CS}$ を立ち上げる必要があります。
3	$\overline{WP}$	ライトプロテクト端子 ステータスレジスタへの書き込みを制御する端子です。 $\overline{WP}$ とWPEN(「■ ステータスレジスタ」参照)とが関連して、ステータスレジスタの書き込みをプロテクトします。詳細な説明は、「■ 書き込みプロテクト」を参照してください。
7	NC	使用しません。 接続せずにフローティングとするか、VDDもしくはVSSに接続してください。
6	SCK	シリアルクロック端子 シリアルデータの入出力のためのクロック入力端子です。SIはSCKの立上りエッジに同期して取り込まれ、SOはSCKの立下りエッジに同期して出力されます。
5	SI	シリアルデータ入力端子 シリアルデータの入力端子です。オペコード、アドレス、書き込みデータを入力します。
2	SO	シリアルデータ出力端子 シリアルデータの出力端子です。FeRAMメモリセルアレイの読出しデータ、ステータスレジスタのデータが出力されます。スタンバイ時はHigh-Zです。
8	VDD	電源電圧端子
4	VSS	グランド端子
DIE PAD		DFN8パッケージの下部のダイパッドはフローティング(解放)にするかVSSへの接続のみ可能です。

■ ブロックダイアグラム



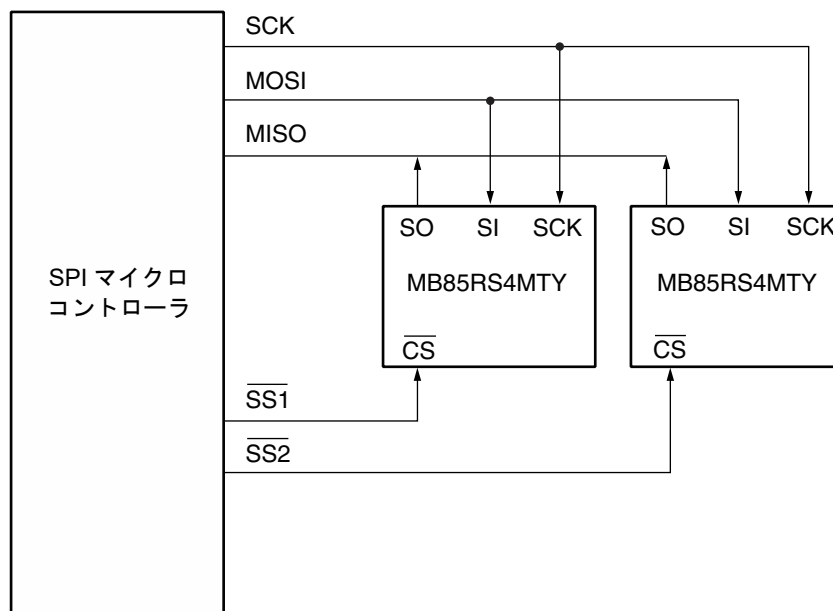
■ SPI モード

MB85RS4MTY は SPI モード 0 (CPOL = 0, CPHA = 0) と SPI モード 3 (CPOL = 1, CPHA = 1) に対応します。



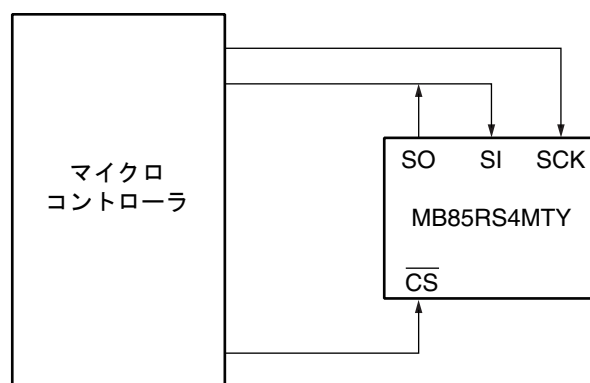
■ シリアルペリフェラルインタフェース (SPI)

MB85RS4MTY は SPI のスレーブとして動作します。SPI ポートを備えたマイクロコントローラを用いて複数のチップを接続することができます。また、SPI ポートを備えていないマイクロコントローラでは SI と SO をバス接続して使用することもできます。



MOSI : マスタアウトスレーブイン
MISO : マスタインスレーブアウト
SS : スレーブセレクト

SPI ポートがある場合のシステム構成図



SPI ポートがない場合のシステム構成図

■ ステータスレジスタ

ビット番号	ビット名	説明
7	WPEN	ステータスレジスタライトプロテクト 不揮発性メモリ (FeRAM) からなるビットです。WPEN は $\overline{WP}$ 入力と関連してステータスレジスタの書込みをプロテクトします (「■ 書込みプロテクト」を参照)。WRSR コマンドによる書込み, RDSR コマンドによる読出しが可能です。
6 ~ 4	—	未使用 不揮発性メモリからなるビットで WRSR コマンドによる書込みが可能です。これらのビットは使用しませんが RDSR コマンドで読み出されます。
3	BP1	ブロックプロテクト 不揮発性メモリからなるビットです。WRITE コマンドにおける書込みプロテクトのブロックサイズを定義します (「■ ブロックプロテクト」を参照)。WRSR コマンドによる書込み, RDSR コマンドによる読出しが可能です。
2	BP0	
1	WEL	ライトイネーブルラッチ FeRAM アレイおよびステータスレジスタが書込み可能であることを示します。WREN コマンドでセット, WRDI コマンドでリセットします。RDSR コマンドで読出しが可能です。WRSR コマンドで書き込むことはできません。WEL は以下の動作の後リセットされます。 電源立上げ後 WRDI コマンド認識後 DPD モードからの復帰後 ハイパーネットモードからの復帰後 リセット解除後 本製品は連続書込みモードに対応しており, 以下の動作後も WEL はリセットされず, 連続して書込みコマンドを実行することができます。 WRSR コマンド WRITE コマンド WRSN コマンド SSWR コマンド
0	0	“0” 固定です。

■ オペコード

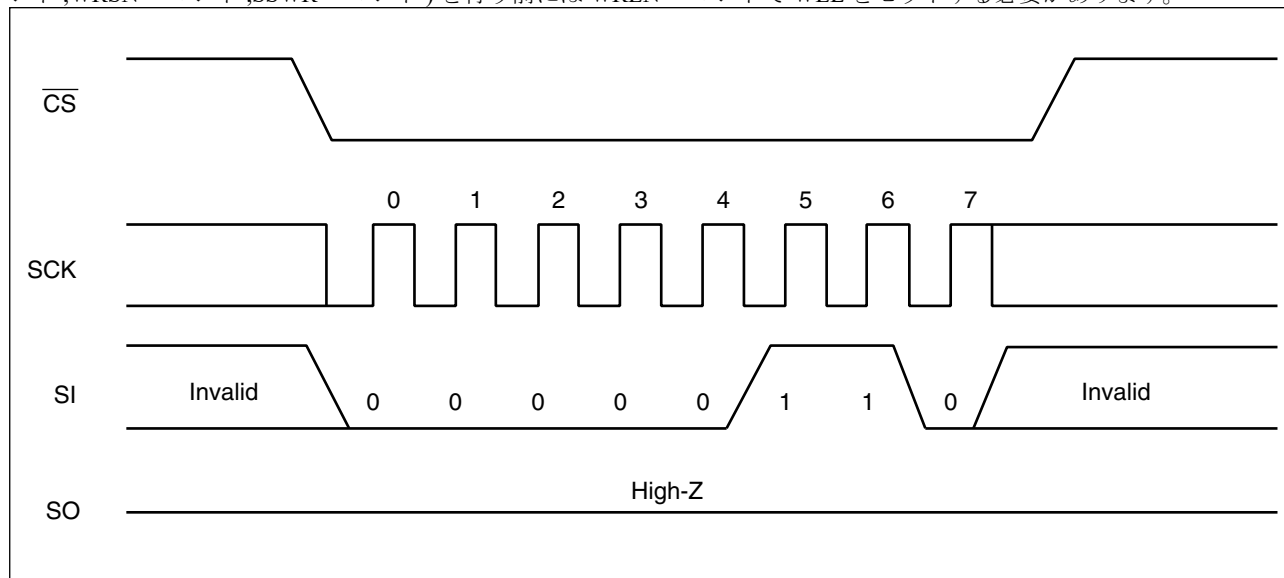
MB85RS4MTY はオペコードで指定される 16 種のコマンドを受け付けます。オペコードは下表に示す 8 ビットからなるコードです。これ以外の無効なコードは入力しないでください。オペコード入力中に $\overline{CS}$ を立ち上げるとコマンドは実行されません。

コード名	機能	オペコード
WREN	セットライトイネーブルラッチ	0000 0110 _B
WRDI	リセットライトイネーブルラッチ	0000 0100 _B
RDSR	リードステータスレジスタ	0000 0101 _B
WRSR	ライトステータスレジスタ	0000 0001 _B
READ	リードメモリコード	0000 0011 _B
WRITE	ライトメモリコード	0000 0010 _B
FSTRD	ファーストリードメモリコード	0000 1011 _B
DPD	ディープパワーダウンモード	1011 1010 _B
HIBERNATE	ハイバーネートモード	1011 1001 _B
RDID	リードデバイス ID	1001 1111 _B
RUID	リードユニーク ID	0100 1100 _B
WRSN	ライトシリアルナンバー	1100 0010 _B
RDSN	リードシリアルナンバー	1100 0011 _B
SSWR	ライトスペシャルセクタ	0100 0010 _B
SSRD	リードスペシャルセクタ	0100 1011 _B
FSSRD	ファーストリードスペシャルセクタ	0100 1001 _B
RFU	リザーブ	1100 1110 _B
		1100 1111 _B
		1100 1100 _B

■ コマンド

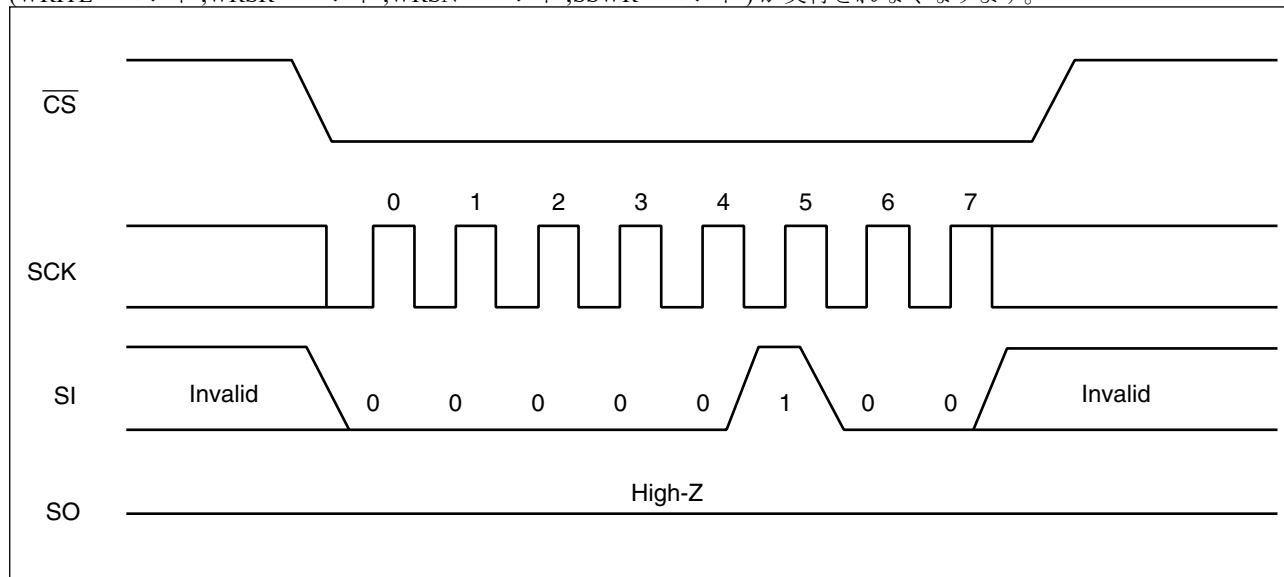
・ WREN

WREN コマンドは WEL (ライトイネーブルラッチ) を “1” にセットします。書込み動作 (WRSR コマンド,WRITE コマンド,WRSN コマンド,SSWR コマンド) を行う前には WREN コマンドで WEL をセットする必要があります。



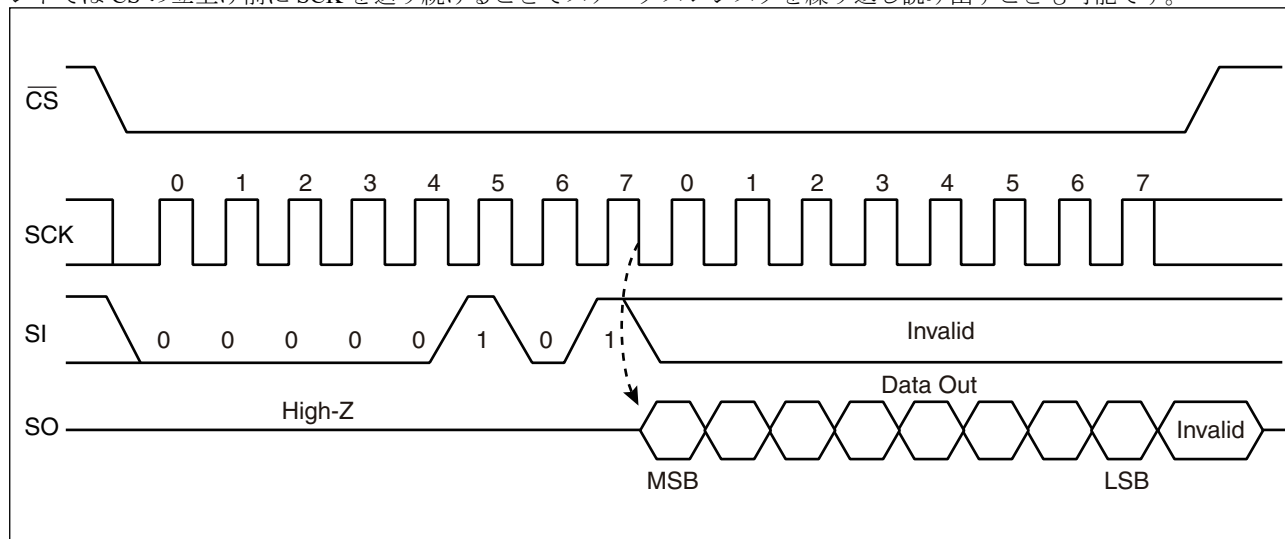
・ WRDI

WRDI コマンドは WEL (ライトイネーブルラッチ) を “0” にリセットします。WEL がリセットされると書込み動作 (WRITE コマンド,WRSR コマンド,WRSN コマンド,SSWR コマンド) が実行されなくなります。



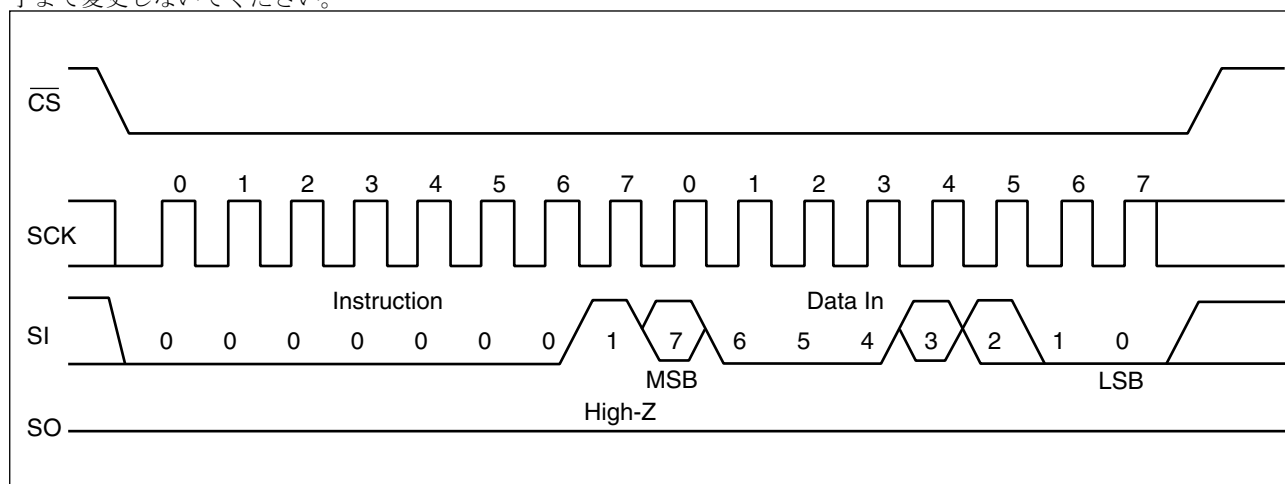
・RDSR

RDSR コマンドはステータスレジスタのデータを読み出します。SI に RDSR のオペコードを入力後、SCK に 8 サイクルのクロックを入力します。このとき、SI の値は無効です。SO は SCK の立下りエッジに同期して出力されます。RDSR コマンドでは $\overline{CS}$ の立上げ前に SCK を送り続けることでステータスレジスタを繰り返し読み出すことも可能です。



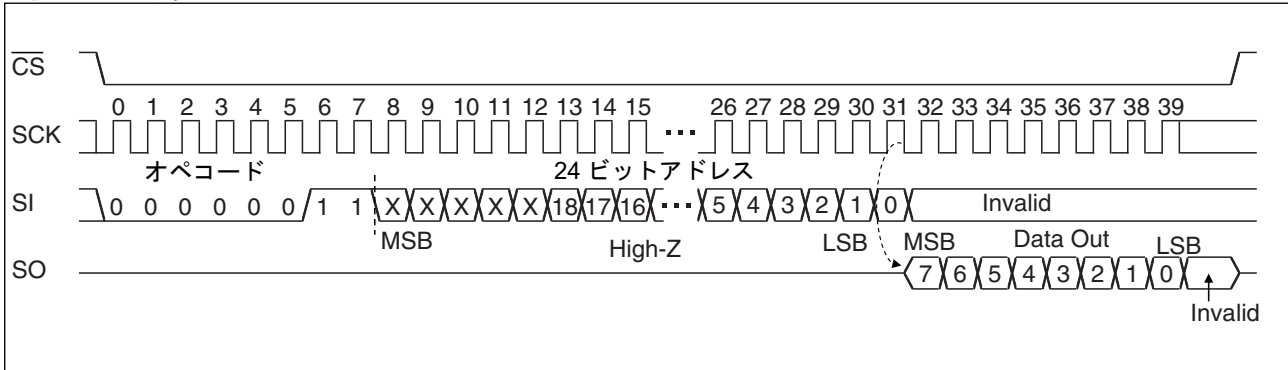
・WRSR

WRSR コマンドはステータスレジスタの不揮発性メモリビットにデータを書き込みます。SI 端子に WRSR のオペコードの後、8 ビットの書き込みデータを入力します。WEL (ライトイネーブルラッチ) は WRSR コマンドでは書き込みできません。ビット 1 に対応する SI の値は無視されます。ステータスレジスタのビット 0 は “0” 固定であり書き込みできません。ビット 0 に対応する SI の値は無視されます。 $\overline{WP}$ 端子は、WRSR コマンドの発行前までに必ず値を確定し、コマンドシーケンス終了まで変更しないでください。



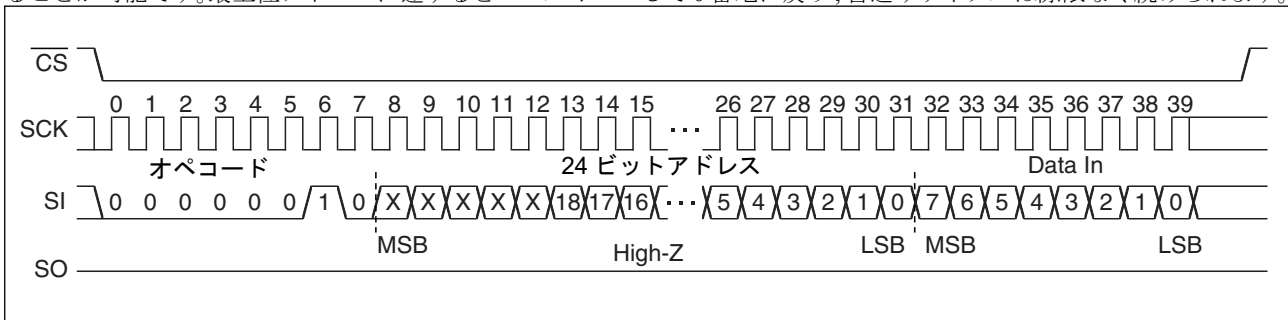
・ READ

READ コマンドは FeRAM メモリセルアレイのデータを読み出します。SI に READ のオペコードと任意の 24 ビットのアドレスを入力します。アドレスの上位 5 ビットは無効です。その後、SCK に 8 サイクルのクロックを入力します。SO は SCK の立下りエッジに同期して出力されます。この読出し中、SI の値は無効です。 $\overline{CS}$ を立ち上げると READ コマンドは終了しますが、 $\overline{CS}$ 立ち上げ前に引き続き SCK に 8 サイクルずつクロックを送り続けることで、アドレスを自動インクリメントして読出しを続けることが可能です。最上位アドレスに達するとロールオーバーして 0 番地に戻り、読出しサイクルは際限なく続けられます。



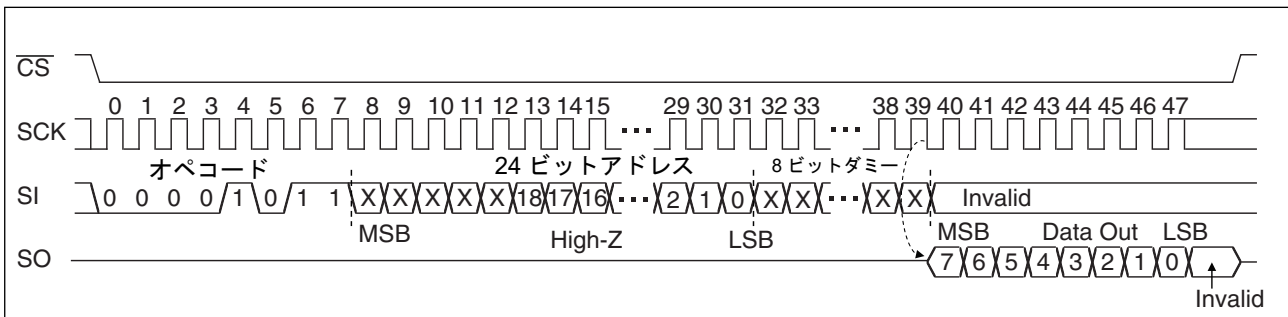
・ WRITE

WRITE コマンドは FeRAM メモリセルアレイにデータを書き込みます。SI に WRITE のオペコードと任意の 24 ビットのアドレスおよび 8 ビット of 書き込みデータを入力します。アドレスの上位 5 ビットは無効です。8 ビットの書き込みデータを入力した時点で FeRAM メモリセルアレイにデータを書き込みます。 $\overline{CS}$ を立ち上げると WRITE コマンドは終了しますが、 $\overline{CS}$ 立ち上げ前に引き続き書き込みデータを 8 ビットずつ送り続けることで、アドレスを自動インクリメントして書き込みを続けることが可能です。最上位アドレスに達するとロールオーバーして 0 番地に戻り、書き込みサイクルは際限なく続けられます。



・ FSTRD

FSTRD コマンドは FeRAM メモリセルアレイのデータを読み出します。SI に FSTRD のオペコードと任意の 24 ビットのアドレスに続いてダミー 8 ビットを入力します。アドレスの上位 5 ビットは無効です。その後、SCK に 8 サイクルのクロックを入力します。SO は SCK の立下りエッジに同期して出力されます。この読出し中、SI の値は無効です。 $\overline{CS}$ を立ち上げると FSTRD コマンドは終了しますが、 $\overline{CS}$ 立ち上げ前に引き続き SCK に 8 サイクルずつクロックを送り続けることで、アドレスを自動インクリメントして読出しを続けることが可能です。最上位アドレスに達するとロールオーバーして 0 番地に戻り、読出しサイクルは際限なく続けられます。

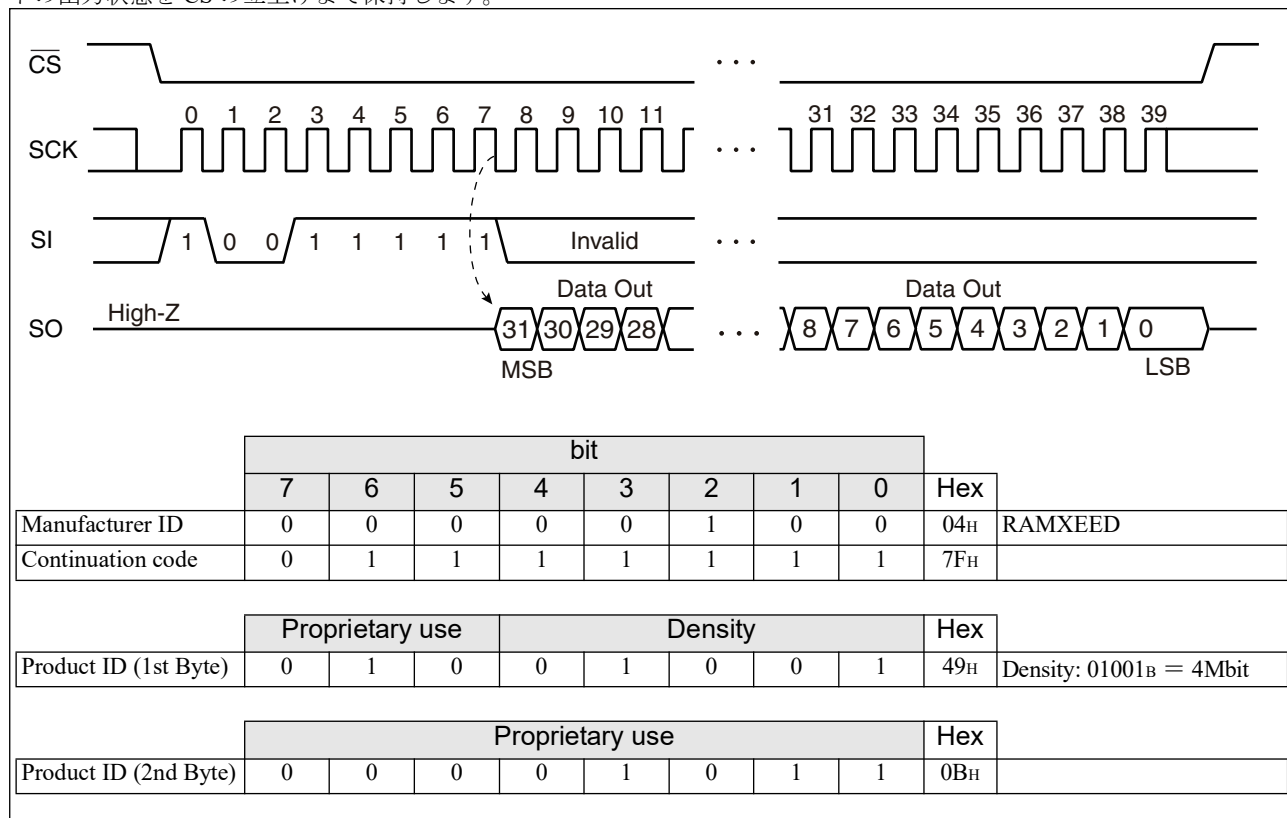


MB85RS4MTY

・ RDID

RDID コマンドは、固定のデバイス ID を読み出します。SI 端子に RDID のオペコードを入力後、SCK に 32 サイクルのクロックを入力します。このとき、SI の値は無効です。SO は SCK の立下りエッジに同期して出力されます。出力は Manufacturer ID (8bit) / Continuation code (8bit) / Product ID (1st Byte) / Product ID (2nd Byte) の順に出力されます。

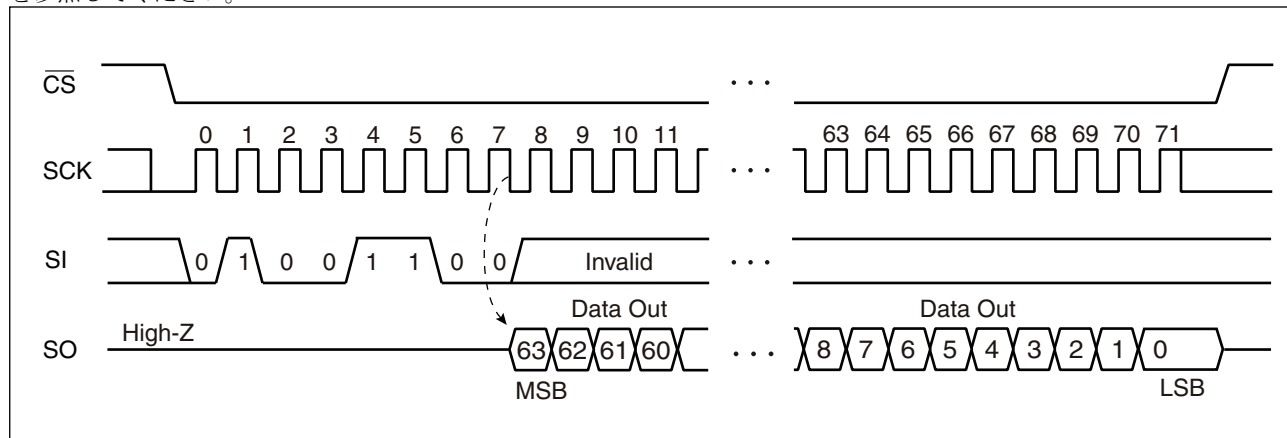
RDID コマンドでは、SCK にクロックを送り続けることで 32 ビットのデバイス ID を出力します。出力後、SO は最終ビットの出力状態を $\overline{CS}$ の立上げまで保持します。



・ RUID

RUID コマンドは、デバイスごとに一意の 64 ビットのユニーク ID を読出します。SI 端子に RUID のオペコードを入力後、SCK に 64 サイクルのクロックを入力します。このとき、SI の値は無効です。SO は SCK の立下りエッジに同期して出力されます。

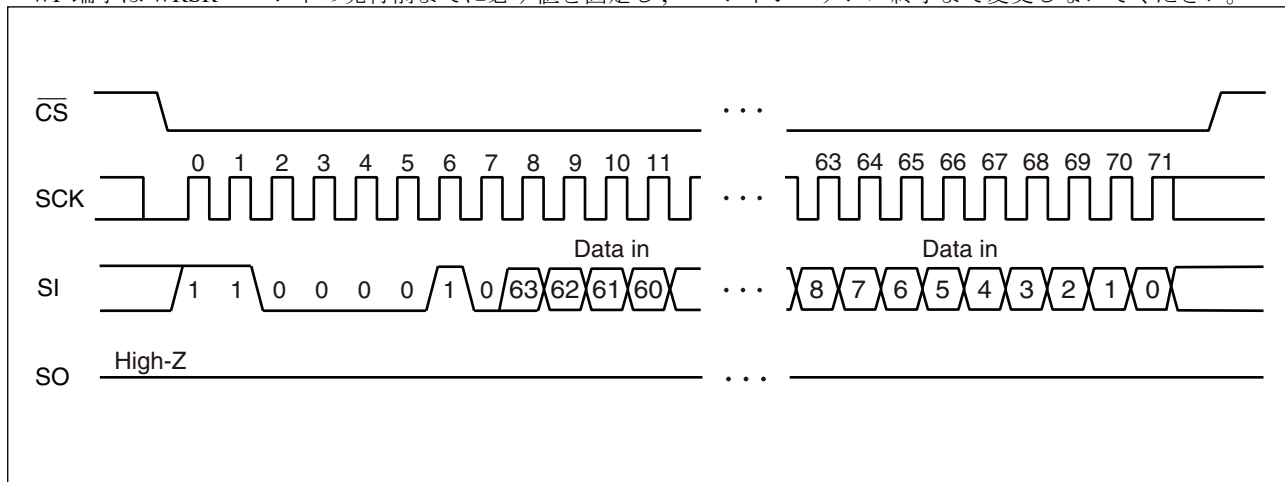
ユニーク ID はリフローの前後でデータが保持されます。リフローの条件については「■ リフロー条件および保管期限」を参照してください。



・ WRSN

WRSN コマンドは、一度のみ書き込み可能なシリアルナンバー領域にデータを書込みます。SI 端子に WRSN のオペコードの後、64 ビットの書き込みデータを入力します。一度データを書込むとシリアルナンバー領域は固定され、以降は WRSN コマンドを使用しても上書きすることはできなくなります。

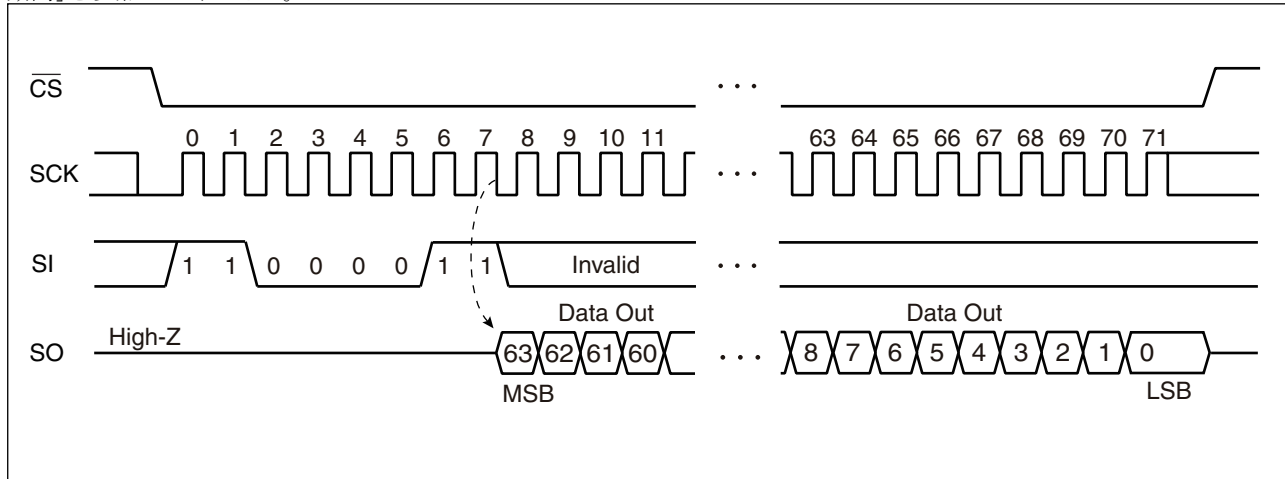
WP 端子は WRSN コマンドの発行前までに必ず値を固定し、コマンドシーケンス終了まで変更しないでください。



・ RDSN

RDSN コマンドは、WRSN コマンドで書き込まれた 64 ビットのシリアルナンバーを読み出します。SI 端子に RUID のオペコードを入力後、SCK に 64 サイクルのクロックを入力します。このとき、SI の値は無効です。SO は SCK の立下りエッジに同期して出力されます。WRSN が実行されていないデバイスでは全ビット "0" が出力されます。

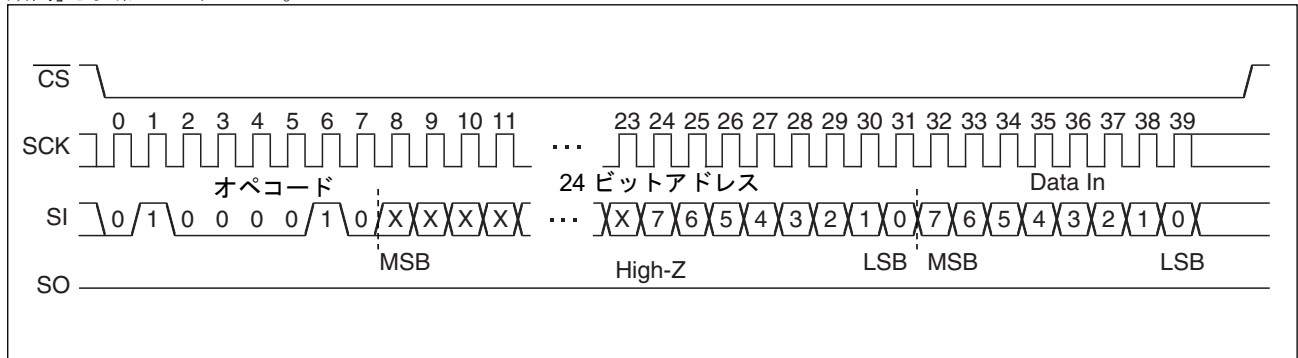
シリアルナンバーはリフローの前後でデータが保持されます。リフローの条件については「**リフロー条件および保管期間**」を参照してください。



・SSWR

SSWR コマンドはスペシャルセクタ (256 バイトからなる FeRAM メモリの特殊領域) にデータを書き込みます。SI に SSWR のオペコードと任意の 24 ビットのアドレスおよび 8 ビットの実データを入力します。アドレスの上位 16 ビットは無効です。8 ビットの実データを入力した時点でスペシャルセクタにデータを書き込みます。 $\overline{\text{CS}}$ を立ち上げると WRITE コマンドは終了しますが、 $\overline{\text{CS}}$ 立ち上げ前に引き続き書き込みデータを 8 ビットずつ送り続けることで、アドレスを自動インクリメントして書き込みを続けることが可能です。最上位アドレスに達した場合、ロールオーバーはせず、以降のデータ入力は無効となります。

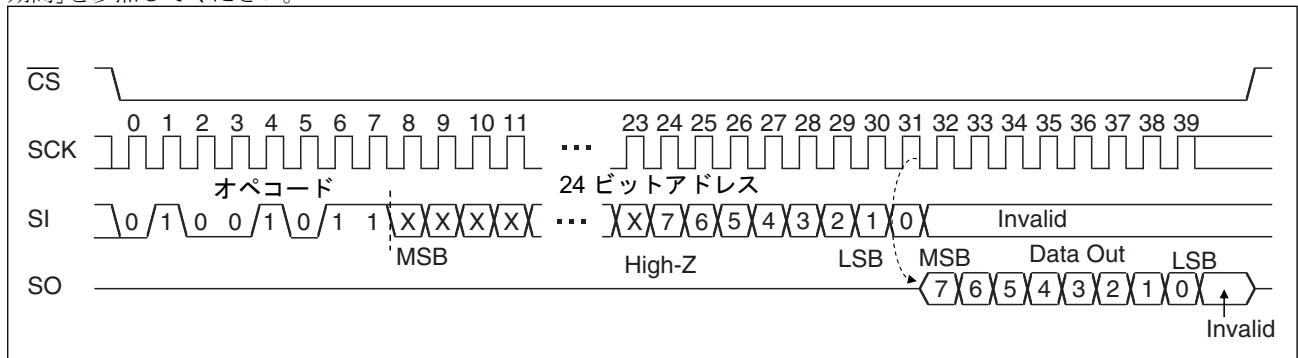
スペシャルセクタはリフローの前後でデータが保持されます。リフローの条件については「**リフロー条件および保管期間**」を参照してください。



・SSRD

SSRD コマンドはスペシャルセクタ (256 バイトからなる FeRAM メモリの特殊領域) のデータを読み出します。SI に READ のオペコードと任意の 24 ビットのアドレスを入力します。アドレスの上位 16 ビットは無効です。その後、SCK に 8 サイクルのクロックを入力します。SO は SCK の立下りエッジに同期して出力されます。この読み出し中、SI の値は無効です。 $\overline{\text{CS}}$ を立ち上げると SSRD コマンドは終了しますが、 $\overline{\text{CS}}$ 立ち上げ前に引き続き SCK に 8 サイクルずつクロックを送り続けることで、アドレスを自動インクリメントして読み出しを続けることが可能です。最上位アドレスに達した場合、ロールオーバーは行われません。

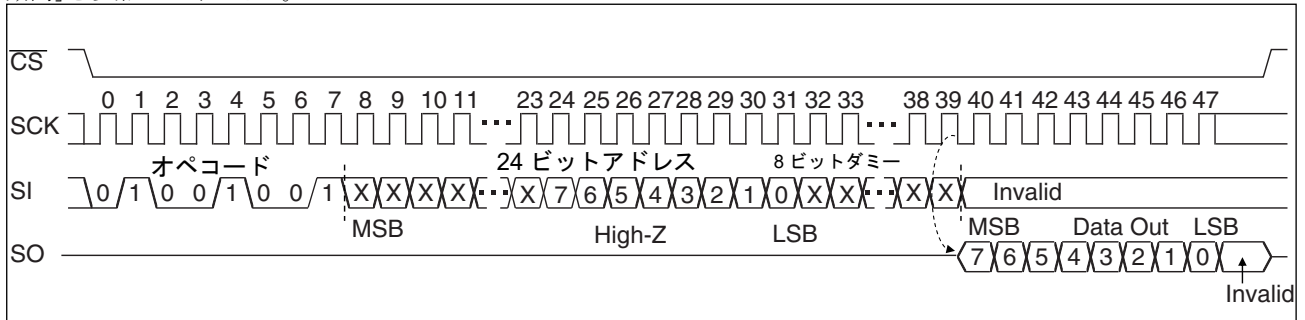
スペシャルセクタはリフローの前後でデータが保持されます。リフローの条件については「**リフロー条件および保管期間**」を参照してください。



・ FSSRD

FSSRD コマンドはスペシャルセクタ (256 バイトからなる FeRAM メモリの特殊領域) のデータを読み出します。SI に FSSRD のオペコードと任意の 24 ビットのアドレスに続いてダミー 8 ビットを入力します。アドレスの上位 16 ビットは無効です。その後、SCK に 8 サイクルのクロックを入力します。SO は SCK の立下りエッジに同期して出力されます。この読出し中、SI の値は無効です。CS を立ち上げると FSSRD コマンドは終了しますが、CS 立ち上げ前に引き続き SCK に 8 サイクルずつクロックを送り続けることで、アドレスを自動インクリメントして読出しを続けることが可能です。最上位アドレスに達した場合、ロールオーバーは行われません。

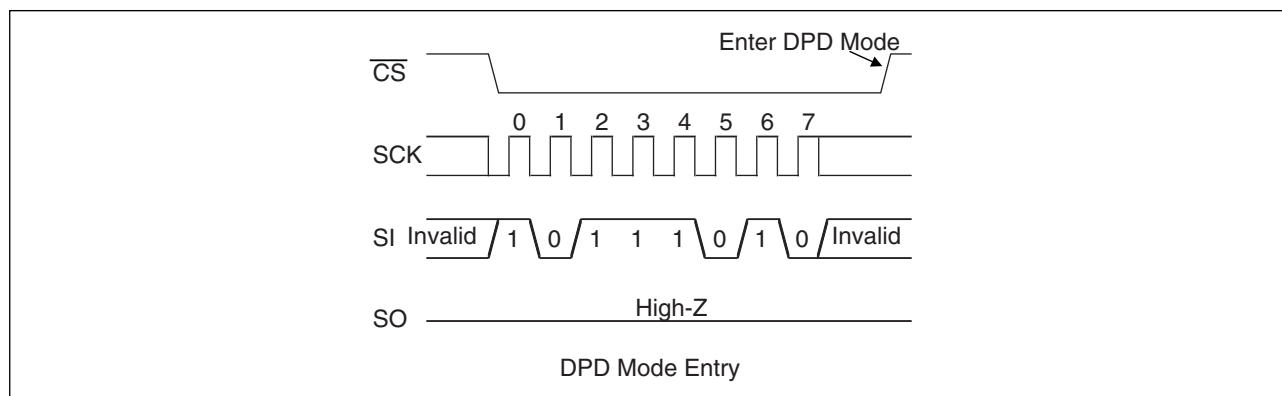
スペシャルセクタはリフローの前後でデータが保持されます。リフローの条件については「**リフロー条件および保管期間**」を参照してください。



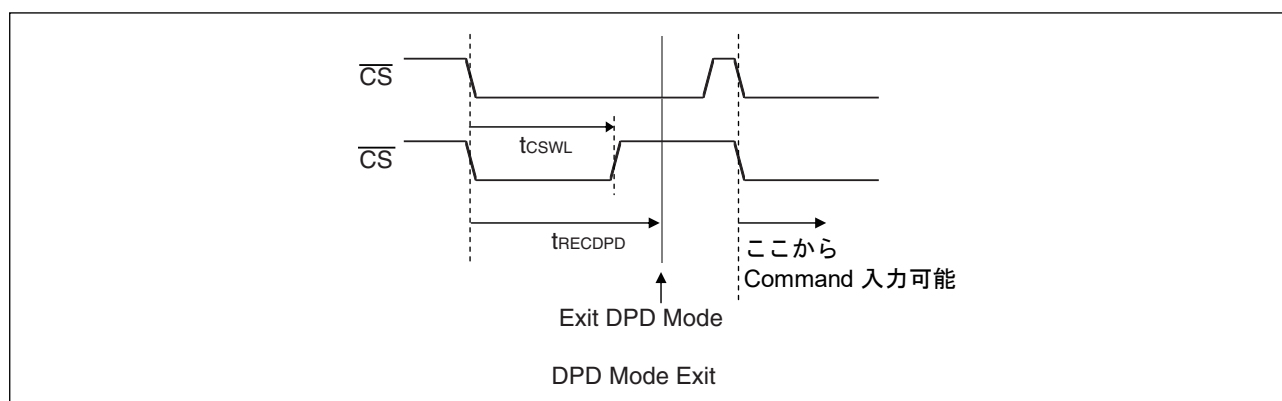
・DPD(Deep Power Down Mode)

DPD コマンドは、LSI をディープパワーダウンモードと呼ばれる低消費電力モードに移行します。ディープパワーダウンモードへの移行は、DPD コマンドのオペコード入力後の $\overline{CS}$ 立上りエッジにて行われます。しかし、DPD コマンドのオペコード入力後の $\overline{CS}$ 立上げ前に、SCK を 1CLK でも入力した場合、DPD コマンドはキャンセルされます。

ディープパワーダウンモードに移行すると、SCK 端子および SI 端子への入力は無効となり、SO は High-Z となります。



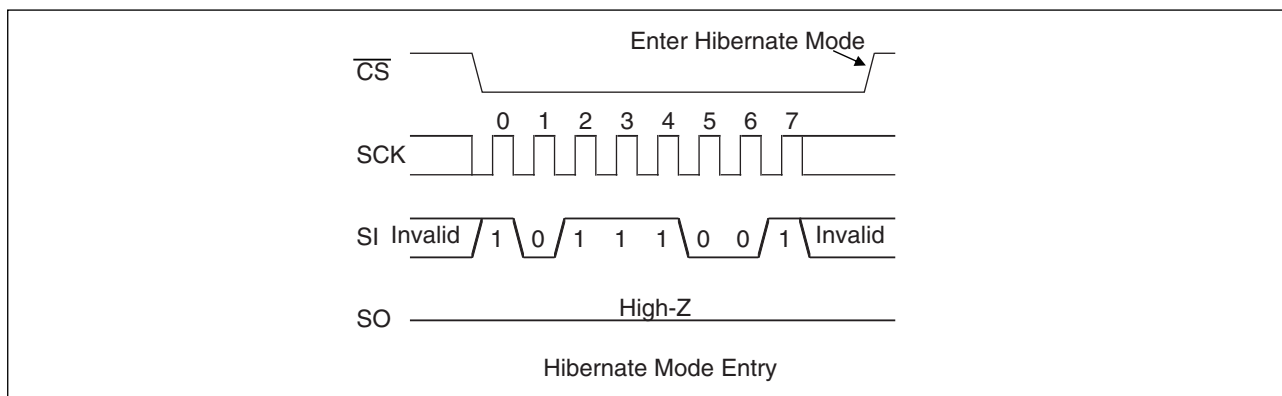
ディープパワーダウンモードから通常動作への復帰は、 $\overline{CS}$ の立下げから t_{RECDPD} (max 10 μ s) 経過後に行われます (下図参照)。 t_{RECDPD} 経過前に $\overline{CS}$ を “H” に戻すことは可能ですが、“H” に戻した $\overline{CS}$ を t_{RECDPD} 経過前に再度立ち下げることは禁止です。



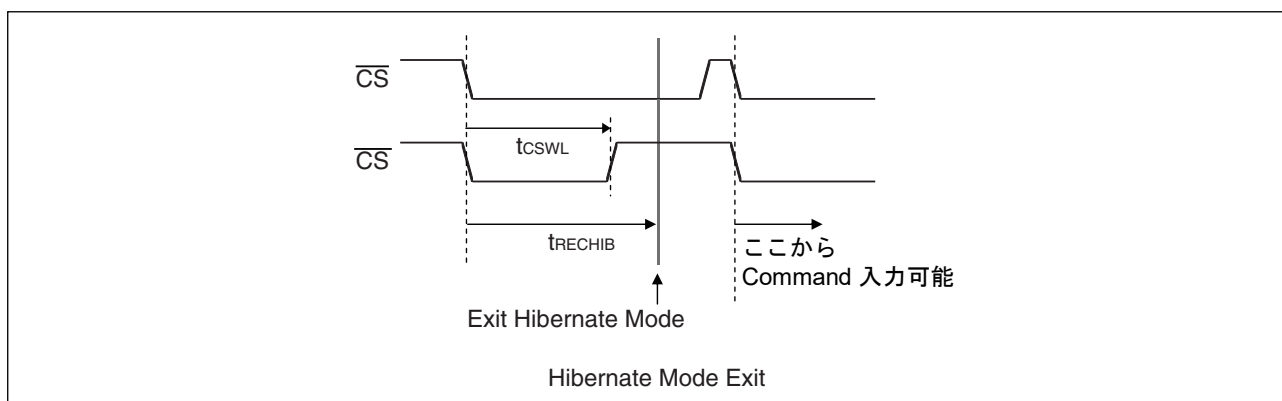
・ HIBERNATE

HIBERNATE コマンドは、LSI をハイバーネートと呼ばれる休止モードに移行します。ハイバーネートモードへの移行は、HIBERNATE コマンドのオペコード入力後の $\overline{\text{CS}}$ 立上りエッジにて行われます。しかし、HIBERNATE コマンドのオペコード入力後の $\overline{\text{CS}}$ 立上げ前に、SCK を 1CLK でも入力した場合、HIBERNATE コマンドはキャンセルされます。

ハイバーネートモードに移行すると、SCK 端子および SI 端子への入力は無効となり、SO は High-Z となります。



ハイバーネートモードから通常動作への復帰は、 $\overline{\text{CS}}$ の立下げから t_{RECHIB} (max 450 μs) 経過後に行われます (下図参照)。 t_{RECHIB} 経過前に $\overline{\text{CS}}$ を “H” に戻すことは可能ですが、“H” に戻した $\overline{\text{CS}}$ を t_{RECHIB} 経過前に再度立ち下げることは禁止です。



■ ブロックプロテクト

ステータスレジスタの BP1, BP0 の値により WRITE コマンドでの書込みプロテクトブロックを設定できます。

BP1	BP0	プロテクトブロック
0	0	なし
0	1	60000 _H ~ 7FFFF _H (上位 1/4)
1	0	40000 _H ~ 7FFFF _H (上位 1/2)
1	1	00000 _H ~ 7FFFF _H (すべて)

■ 書込みプロテクト

WEL, WPEN, $\overline{WP}$ の値により WRITE コマンドおよび WRSR コマンドの書込み動作がプロテクトされます。

WEL	WPEN	$\overline{WP}$	プロテクトブロック	アンプロテクトブロック	ステータスレジスタ
0	X	X	プロテクト	プロテクト	プロテクト
1	0	X	プロテクト	アンプロテクト	アンプロテクト
1	1	0	プロテクト	アンプロテクト	プロテクト
1	1	1	プロテクト	アンプロテクト	アンプロテクト

■ 絶対最大定格

項目	記号	定格値		単位
		最小	最大	
電源電圧 *	V _{DD}	− 0.5	+ 4.0	V
入力電圧 *	V _{IN}	− 0.5	V _{DD} + 0.5(≤ 4.0)	V
出力電圧 *	V _{OUT}	− 0.5	V _{DD} + 0.5(≤ 4.0)	V
動作周囲温度	T _A	− 40	+ 125	°C
保存温度	T _{stg}	− 55	+ 150	°C

* : V_{SS} = 0 V を基準にした値です。

＜注意事項＞ 絶対最大定格を超えるストレス（電圧、電流、温度など）の印加は、半導体デバイスを破壊する可能性があります。したがって、定格を一項目でも超えることのないようご注意ください。

■ 推奨動作条件

項目	記号	規格値			単位
		最小	標準	最大	
電源電圧 * ¹	V _{DD}	1.8	3.3	3.6	V
動作周囲温度 * ²	T _A	− 40	—	+ 125	°C

* 1 : V_{SS} = 0 V を基準にした値です。

* 2 : 本デバイスだけが動作している場合の動作周囲温度です。パッケージ表面の温度とほぼ同じと考えてください。

＜注意事項＞ 推奨動作条件は、半導体デバイスの正常な動作を確保するための条件です。電気的特性の規格値は、すべてこの条件の範囲内で保証されます。常に推奨動作条件下で使用してください。この条件を超えて使用すると、信頼性に悪影響を及ぼすことがあります。

データシートに記載されていない項目、使用条件、論理の組合せでの使用は、保証していません。記載されている以外の条件での使用をお考えの場合は、必ず事前に営業部門までご相談ください。

■ 電気的特性

1. 直流特性

(推奨動作条件において)

項目	記号	条件		規格値			単位
				最小	標準	最大	
入力リーク電流 *1	I _{LI}	$\overline{CS} = V_{DD}$	25 °C	—	—	1	μA
			125 °C	—	—	2	
		$\overline{WP}$, SCK, SI = 0 V ~ V _{DD}	25 °C	—	—	1	
			125 °C	—	—	2	
出力リーク電流 *2	I _{LO}	SO = 0 V ~ V _{DD}	25 °C	—	—	1	μA
			125 °C	—	—	2	
動作電源電流 *3	I _{DD}	SCK = 50 MHz		—	3.5	4	mA
スタンバイ電流	I _{SB}	SCK = SI = $\overline{CS}$ = $\overline{WP} = V_{DD}$		—	11.0	350	μA
ハイバーネート電流	I _{ZZHIB}	$\overline{CS} = V_{DD}$ $\overline{CS}$ 以外の全入力 V _{SS} または V _{DD}		—	0.1	14	μA
ディープパワーダウン電流	I _{ZZDPD}	$\overline{CS} = V_{DD}$ $\overline{CS}$ 以外の全入力 V _{SS} または V _{DD}		—	5.0	30	μA
“H” レベル入力電圧	V _{IH}	V _{DD} = 1.8 V ~ 3.6 V		V _{DD} × 0.7	—	V _{DD} + 0.5	V
“L” レベル入力電圧	V _{IL}	V _{DD} = 1.8 V ~ 3.6 V		— 0.5	—	V _{DD} × 0.3	V
“H” レベル出力電圧	V _{OH}	I _{OH} = − 2mA		V _{DD} − 0.5	—	—	V
“L” レベル出力電圧	V _{OL}	I _{OL} = 2mA		—	—	0.4	V

* 1 : 該当端子 : $\overline{CS}$, $\overline{WP}$, SCK, SI

* 2 : 該当端子 : SO

* 3 : 入力端子条件 : V_{DD}-0.2V もしくは V_{SS}

2. 交流特性

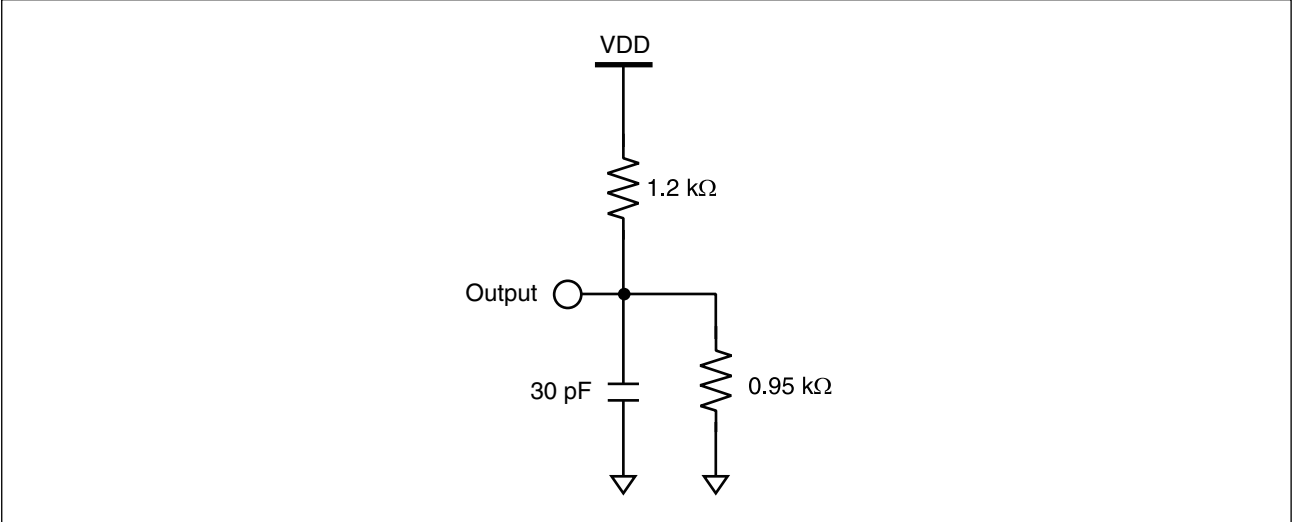
項目	記号	規格値		単位	条件 V _{DD}
		最小	最大		
SCK クロック周波数	f _{CK}	—	50	MHz	READ/SSRD を除くコマンド [*]
		—	40		READ コマンド時
		—	10		SSRD コマンド時
クロックハイ時間	t _{CH}	9	—	ns	
クロックロー時間	t _{CL}	9	—	ns	
チップセレクトセットアップ時間	t _{CSU}	5	—	ns	
チップセレクトホールド時間	t _{CSH}	5	—	ns	
出力ディセーブル時間	t _{OD}	—	10	ns	
出力データ確定時間	t _{ODV}	—	9	ns	*1
出力ホールド時間	t _{OH}	0	—	ns	
非選択時間	t _D	40	—	ns	
データ立上り時間	t _r	—	50	ns	
データ立下り時間	t _f	—	50	ns	
データセットアップ時間	t _{SU}	5	—	ns	
データホールド時間	t _H	5	—	ns	
DPD/ ハイバーネート復帰パルス長さ	t _{CSWL}	100	—	ns	
DPD 復帰時間	t _{RECDPD}	—	10	μs	
ハイバーネート復帰時間	t _{RECHIB}	—	450	μs	

*1 SSRD コマンドでは最大 60ns.

交流特性測定条件

電源電圧	: 1.8 V ~ 3.6 V
動作周囲温度	: - 40 °C ~ + 125 °C
入力電圧振幅	: $V_{DD} \times 0.8 \leq V_{IH} \leq V_{DD}$ $0 \leq V_{IL} \leq V_{DD} \times 0.2$
入力立上り時間	: 5 ns
入力立下り時間	: 5 ns
入力判定レベル	: $V_{DD}/2$
出力判定レベル	: $V_{DD}/2$

交流負荷等価回路

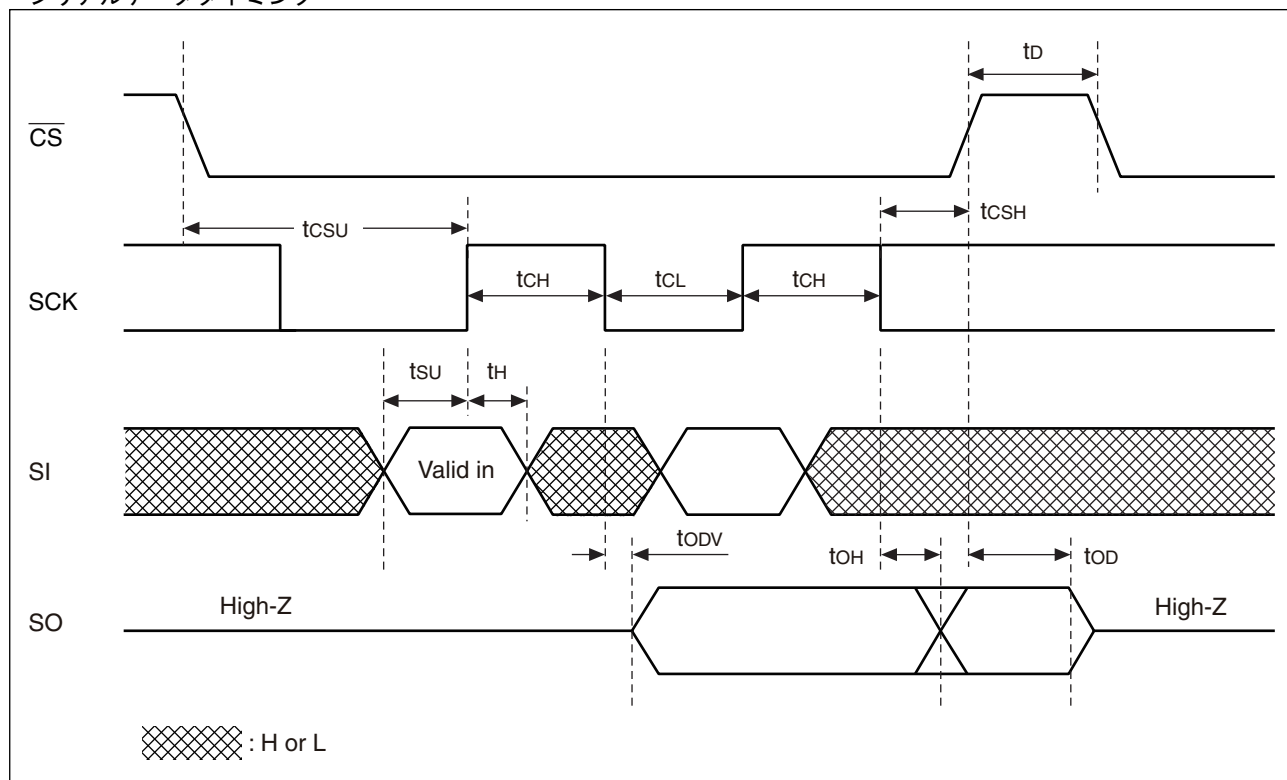


3. 端子容量

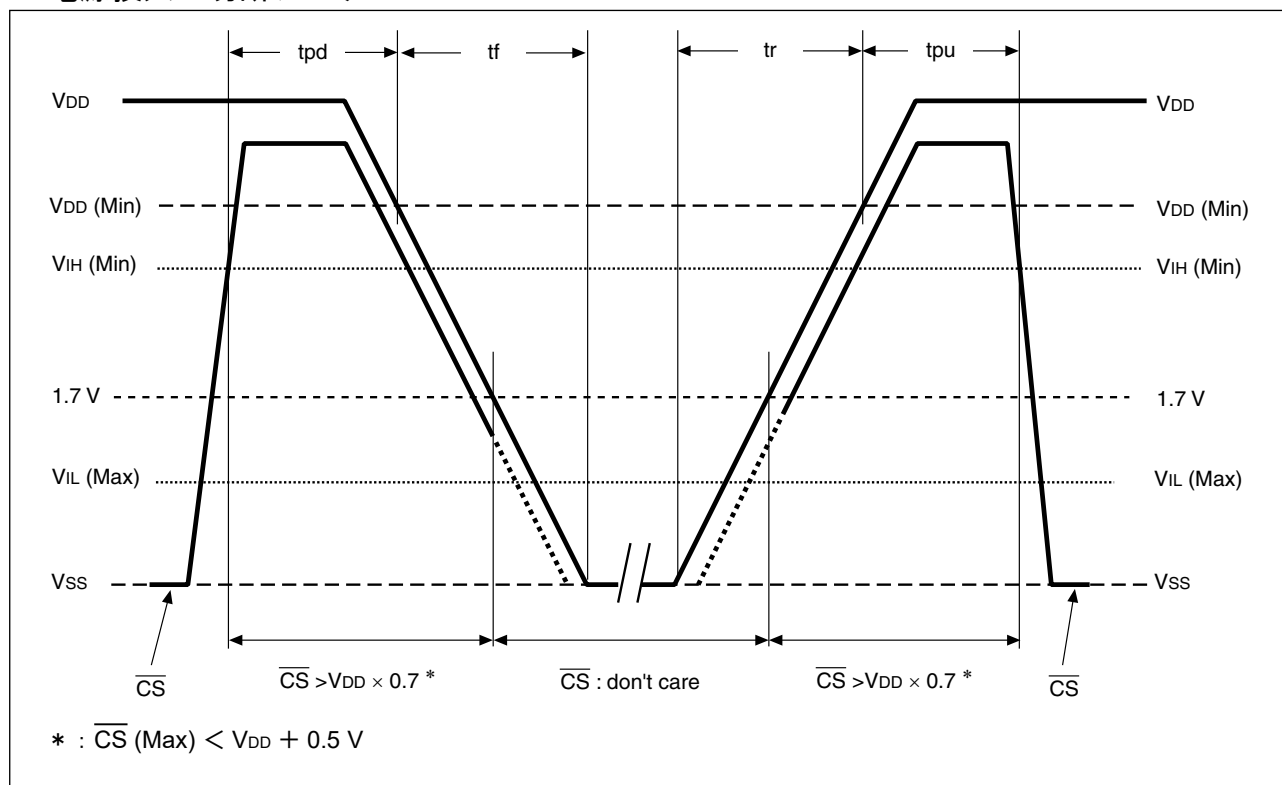
項目	記号	条件	規格値		単位
			最小	最大	
出力容量	C_O	$V_{DD} = 3.3\text{ V},$ $V_{IN} = V_{OUT} = 0\text{ V} \sim V_{DD},$ $f = 1\text{ MHz}, T_A = +25\text{ }^{\circ}\text{C}$	—	8	pF
入力容量	C_I		—	6	pF

■ タイミングダイアグラム

・ シリアルデータタイミング



■ 電源投入・切断シーケンス



ピークレベルが 1.7V を超える比較的短期間の電源パルスが印加される場合は、電源の立ち下げ時間 t_f を 0.4ms/V 以上に設定してください。(1.7V を超えて電源が立ち上がり、直後に立ち下がる場合、この時間が短いとデバイスが機能を失う可能性があります。)

項目	記号	規格値		単位	条件 V_{DD}
		最小	最大		
電源 OFF 時の $\overline{CS}$ レベル保持時間	tpd	400	—	ns	1.8V~2.7V
		0	—		2.7V~3.6V
電源 ON 時の $\overline{CS}$ レベル保持時間	tpu	450	—	μs	—
電源の立上げ時間	tr	0.05	—	ms/V	—
電源の立下げ時間	tf	0.1	—	ms/V	—

規定されたリードサイクル、ライトサイクルまたは電源投入・切断シーケンスを守らない動作が実行された場合、記憶データの保証はできません。

■ FeRAM の特性

項目	規格値		単位	備考
	最小	最大		
書き込み / 読出し耐性 *1	10 ¹³	—	回	動作周囲温度 T _A = + 125 °C
	10 ¹⁴	—		動作周囲温度 T _A = + 85 °C
データ保持特性 *2	10.1*3	—	年	動作周囲温度 T _A = + 125 °C
	40.7	—		動作周囲温度 T _A = + 105 °C
	193.9	—		動作周囲温度 T _A = + 85 °C

* 1 : 書き込み / 読出し耐性の値の詳細については、「■ FeRAM の書き込み / 読出し耐性」をご参照ください。

* 2 : データ保持特性の最小年数は、出荷直後に初めて読み書きしたデータの保持時間です。

* 3 : + 125 °C 条件下での 10.1 年以上について継続評価中。

これらの保持時間は、信頼性評価結果からの換算値です。

■ 使用上の注意

スペシャルセクタ領域およびシリアルナンバー領域以外のデータは、リフロー後にデータの書き込みを行ってください。これらの領域ではリフロー後のデータは保証できません。

■ FeRAM の書き込み / 読出し耐性

書き込み / 読出し耐性の値は、FeRAM の行単位での読出しおよび書き込み回数の合計値に対して適用されます。これは FeRAM が読出し時も書き込みを行うためです。

メモリは 1 つの行あたり 32 本の内部出力で構成されており、アドレス A0,A1 のみを切り替えて 8 本の出力を選択します。連続読出し / 書き込み動作においては、あるアドレスを選択したのち、自動インクリメントして A0,A1 が (0,0) から (1,1) になるまでの間は、読出し / 書き込み回数は合計で 1 回とカウントされます。その後、さらに自動インクリメントして次の行に切り替わると読出し / 書き込み回数は各々の行で新たに 1 回カウントされます。/CS をいったん上げたのち、再び同じ行を選択する動作を行った場合は、その行に対して 2 回目がカウントされます。

実際の使用例として、全メモリ領域中のある特定のアドレスで指定されたメモリ領域のみ (64 バイトまたは 256 バイト) をループしてアクセスした場合、10¹⁴ 回に到達するまでの年数は以下となります。

ここに示す通り、10¹⁴ 回の書き換え耐性があれば、極端なケースであっても上限到達までに十分な時間があり、通常の使用条件では書き込み / 読出し回数を意識することなく使用することが可能です。

動作周波数	64バイト領域を連続でループした場合の到達年数	256バイト領域を連続でループした場合の到達年数
50MHz	34.1 年	131 年
40MHz	42.6 年	164 年
20MHz	85.1 年	328 年
10MHz	170.0 年	657 年

MB85RS4MTY

■ ESD・ラッチアップ

(プラスチック SOP, 8 ピン, 208mil)

試験項目	DUT	規格値
ESD HBM(人体帯電モデル) JESD22-A114 準拠	MB85RS4MTYPF-G-BCE1 MB85RS4MTYPF-G-BCERE1	+ 2000 V 以上 - 2000 V 以下
ESD CDM(デバイス帯電モデル) JESD22-C101 準拠		+ 1500 V 以上 - 1500 V 以下
ラッチアップ(パルス電流注入法) JESD78 準拠		+ 125mA 以上 - 125mA 以下
ラッチアップ(電源過電圧法) JESD78 準拠		5.4V 以上

(DFN, 8 ピン, 5mm × 6mm)

試験項目	DUT	規格値
ESD HBM(人体帯電モデル) JESD22-A114 準拠	MB85RS4MTYPN-G-AMEWE1	+ 2000 V 以上 - 2000 V 以下
ESD CDM(デバイス帯電モデル) JESD22-C101 準拠		+ 750 V 以上 - 750 V 以下
ラッチアップ(パルス電流注入法) JESD78 準拠		+ 125mA 以上 - 125mA 以下
ラッチアップ(電源過電圧法) JESD78 準拠		5.4V 以上

■ リフロー条件および保管期限

JEDEC 条件, Moisture Sensitivity Level 1 (IPC / JEDEC J-STD-020E)。
MB85RS4MTYPN-G-AMEWE1

JEDEC 条件, Moisture Sensitivity Level 3 (IPC / JEDEC J-STD-020E)。
MB85RS4MTYPF-G-BCE1/ MB85RS4MTYPF-G-BCERE1

■ 含有規制化学物質対応

本製品は, REACH 規則, EU RoHS 指令, 中国 RoHS に準拠しております。

■ オータ型格

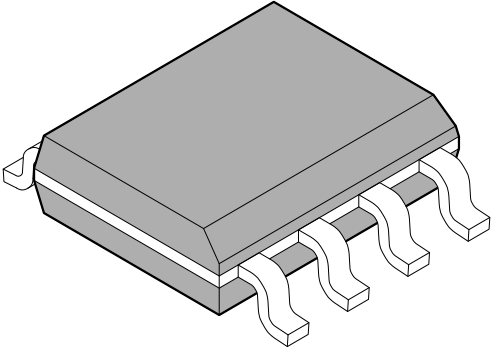
型格	パッケージ	出荷形態	最小出荷単位
MB85RS4MTYPF-G-BCE1	プラスチック・SOP, 8 ピン (208mil)	チューブ	— *
MB85RS4MTYPF-G-BCERE1	プラスチック・SOP, 8 ピン (208mil)	エンボステーピング	500
MB85RS4MTYPN-G-AMEWE1	プラスチック・DFN8 ピン	エンボステーピング	1500

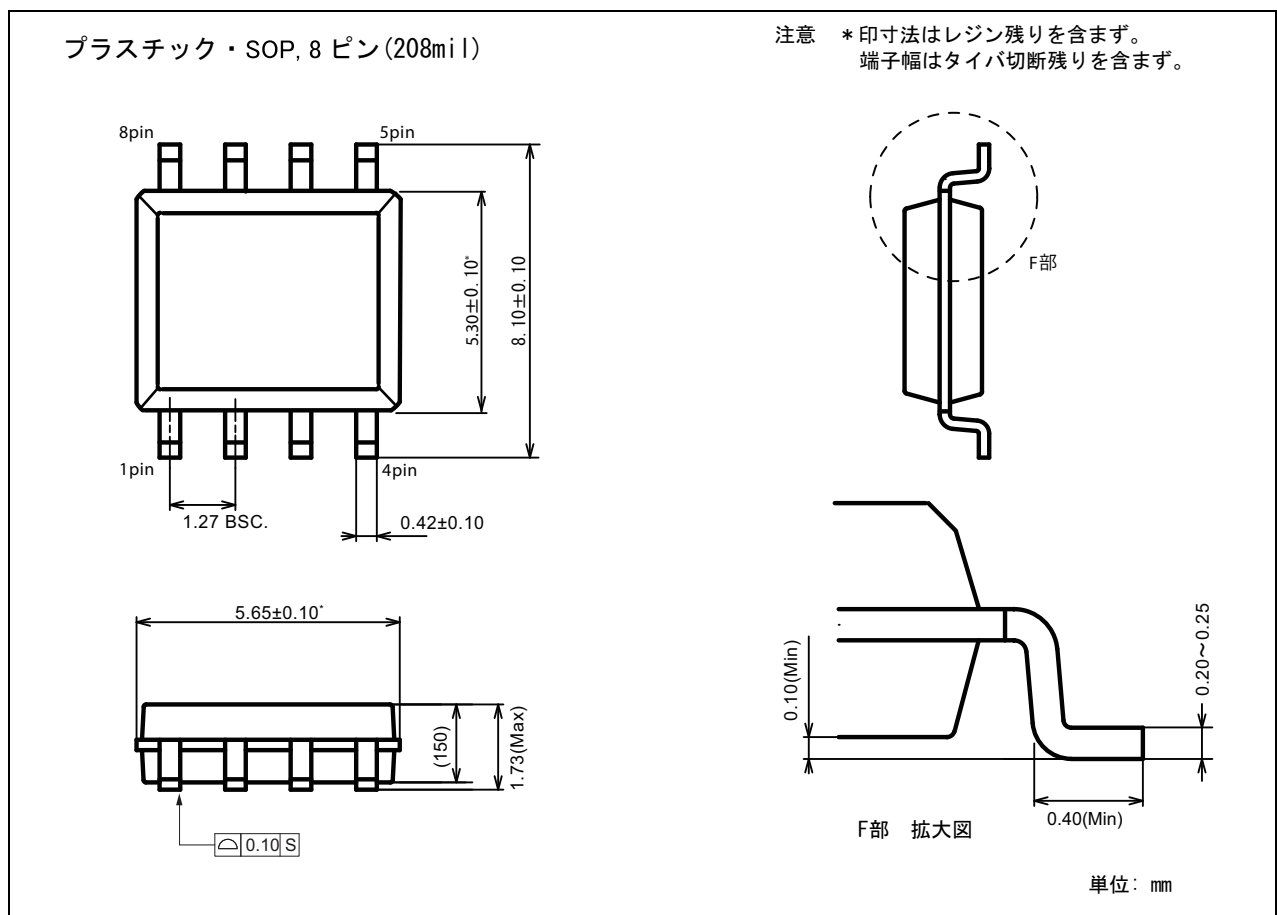
* 最小出荷単位については, 営業部門にご確認ください。

MB85RS4MTY

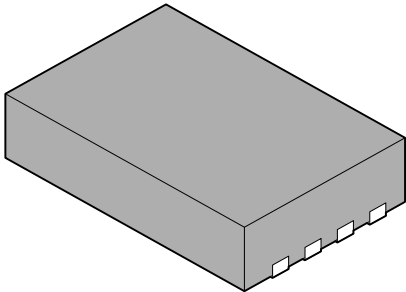
■ パッケージ・外形寸法図

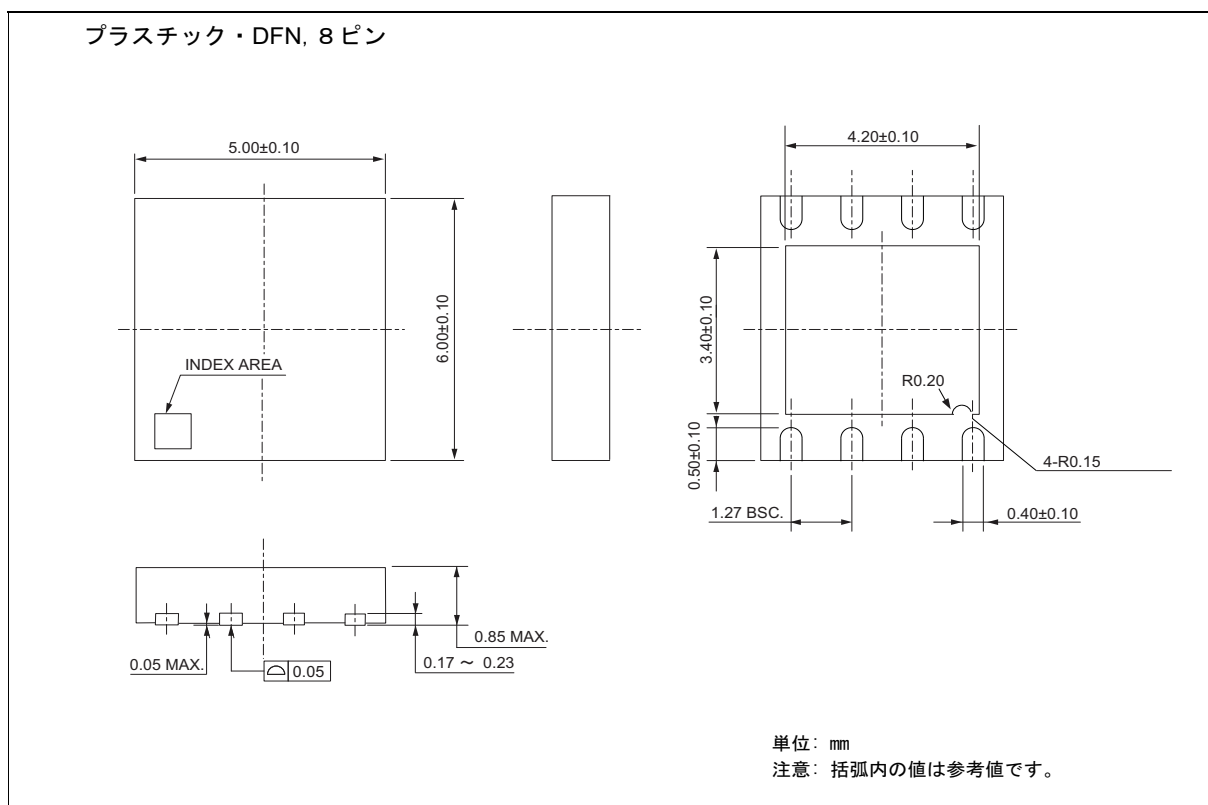
(1) MB85RS4MTYPF-G-BCE1/MB85RS4MTYPF-G-BCERE1

プラスチック・SOP, 8ピン (208mil) 	リードピッチ	1.27mm
	パッケージ幅× パッケージ長さ	5.30mm × 5.65mm
	リード形状	ガルウィング
	封止方法	プラスチックモールド
	取付け高さ	1.73mm MAX



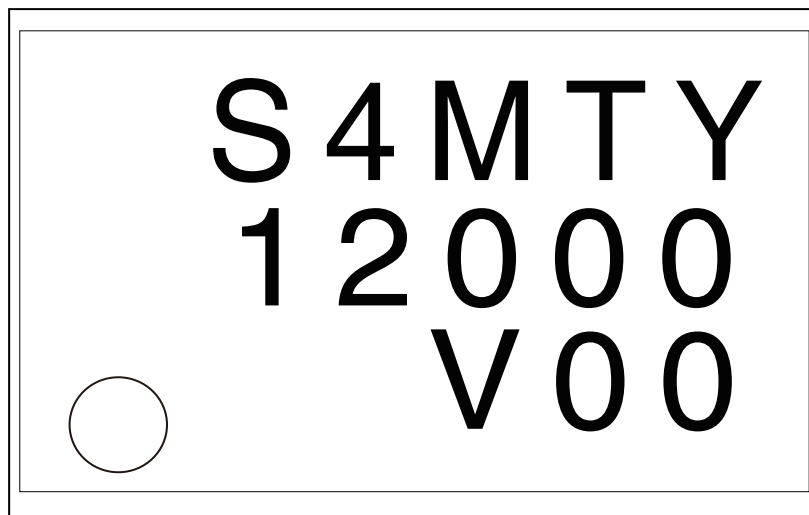
(2)MB85RS4MTYPN-G-AMEWE1

プラスチック・DFN, 8ピン 	リードピッチ	1.27mm
	パッケージ幅× パッケージ長さ	5.00mm× 6.00mm
	封止方法	プラスチックモールド
	取付け高さ	0.85mm MAX



■ 捺印図（例）

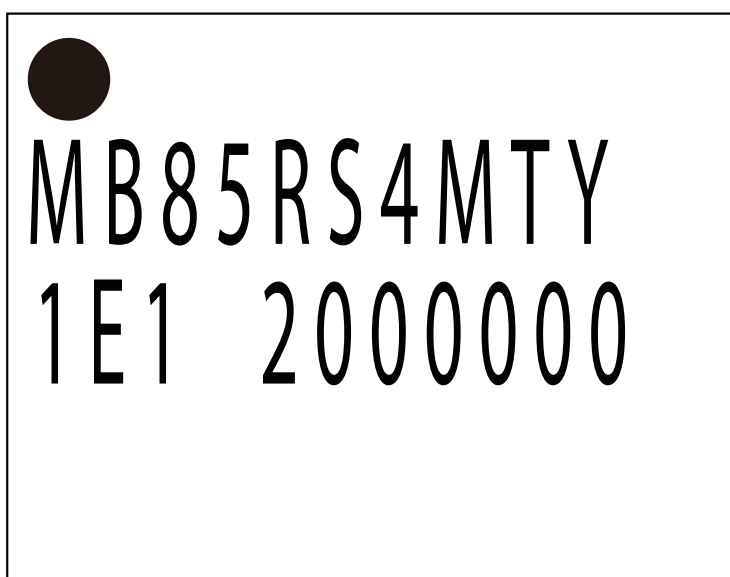
[MB85RS4MTYPF-G-BCE1]
[MB85RS4MTYPF-G-BCERE1]



[プラスチック SOP、8ピン、208mil]

S4MTY: 製品名
12000: 1(CSコード) + 2000(年週コード)
V00: 整理番号

[MB85RS4MTYPN-G-AMEWE1]



[プラスチック DFN、8ピン、5mm x 6mm]

MB85RS4MTY: 製品名
1E1: 1(CSコード) + E1(鉛フリーコード)
2000000: 2000(年週コード) + 000(整理番号)

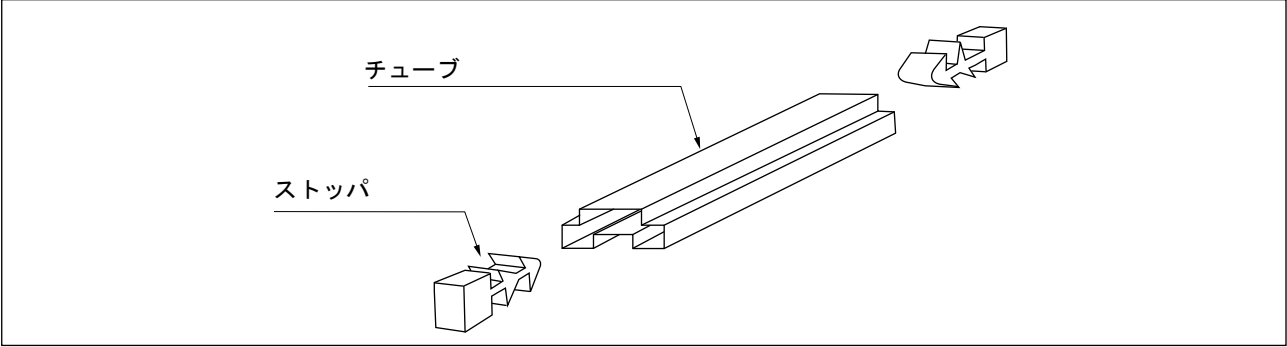
■ 包装

(1) MB85RS4MTYPF-G-BCE1

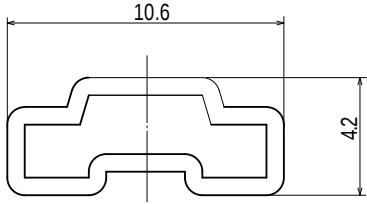
1. チューブ

1.1 チューブ寸法図

・ チューブ・ストッパ形状 (例)



・ チューブ断面形状, 最大収納数



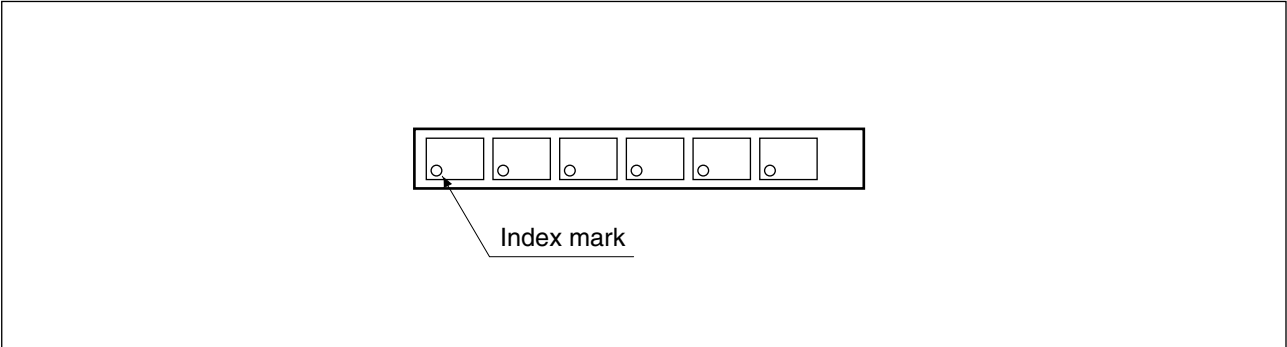
チューブ長さ : 508

収納 IC 数 (Max.)		
IC/ チューブ	IC/ 内装箱	IC/ 外装箱
80	4,000 (50 本 / 内装箱)	16,000 (Max:4 内装箱 / 外装箱)

耐熱性ではありません。
チューブでのベーキング処理はできません。

(単位 : mm)

・ チューブ収納時インデックス方向



MB85RS4MTY

1.2 製品表示ラベル（例）

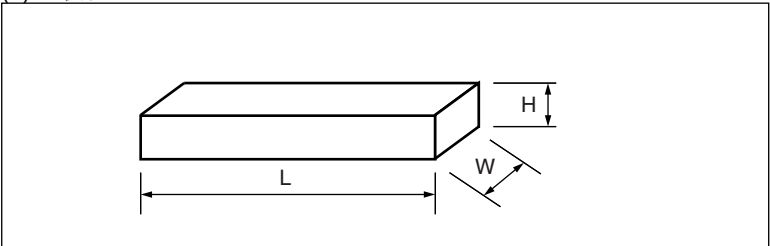
表示 I：内装箱／アルミラミネート袋／（エンボステープニングの場合には，リールにも貼付）

製品表示 [C-3 ラベル (50mm×100mm) + 補助ラベル (20mm×100mm)]

XXXXXXXXXXXXX (製品型格)		(鉛フリーマーク)  	← C-3 ラベル
(3N) 1 XXXXXXXXXXXX XXX	(上記製品型格+製品数量のバコード)		
		Q C P A S S	
(3N) 2 XXXXXXXXXXXX XXXXXX	(検査 済)		
		(管理番号のバコード)	
XXX pcs		(製品数量)	
XXXXXXXXXXXXX (製品型格)			
		(上記製品型格のバコード)	
XXXX/XX/XX (包装年月日)		ASSEMBLED IN xxxxx	
XXXXXXXXXXXXX (製品型格)			← ミシン目
(管理番号のバコード)			← 補助ラベル
XX/XX (包装追番)		XXXX-XXX XXX	
XXXXXXXXXX (管理番号)		XXXX-XXX XXX	
XXXXXXXXXXXXX (特記事項)		(製品ロット情報+製品数量)	
RAMXEED Limited			

1.3 包装箱外形寸法図

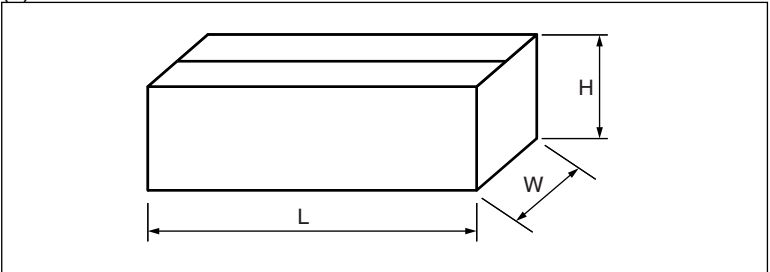
(1) 内装箱



L	W	H
540	125	75

(単位：mm)

(2) 外装箱



L	W	H
565	270	180

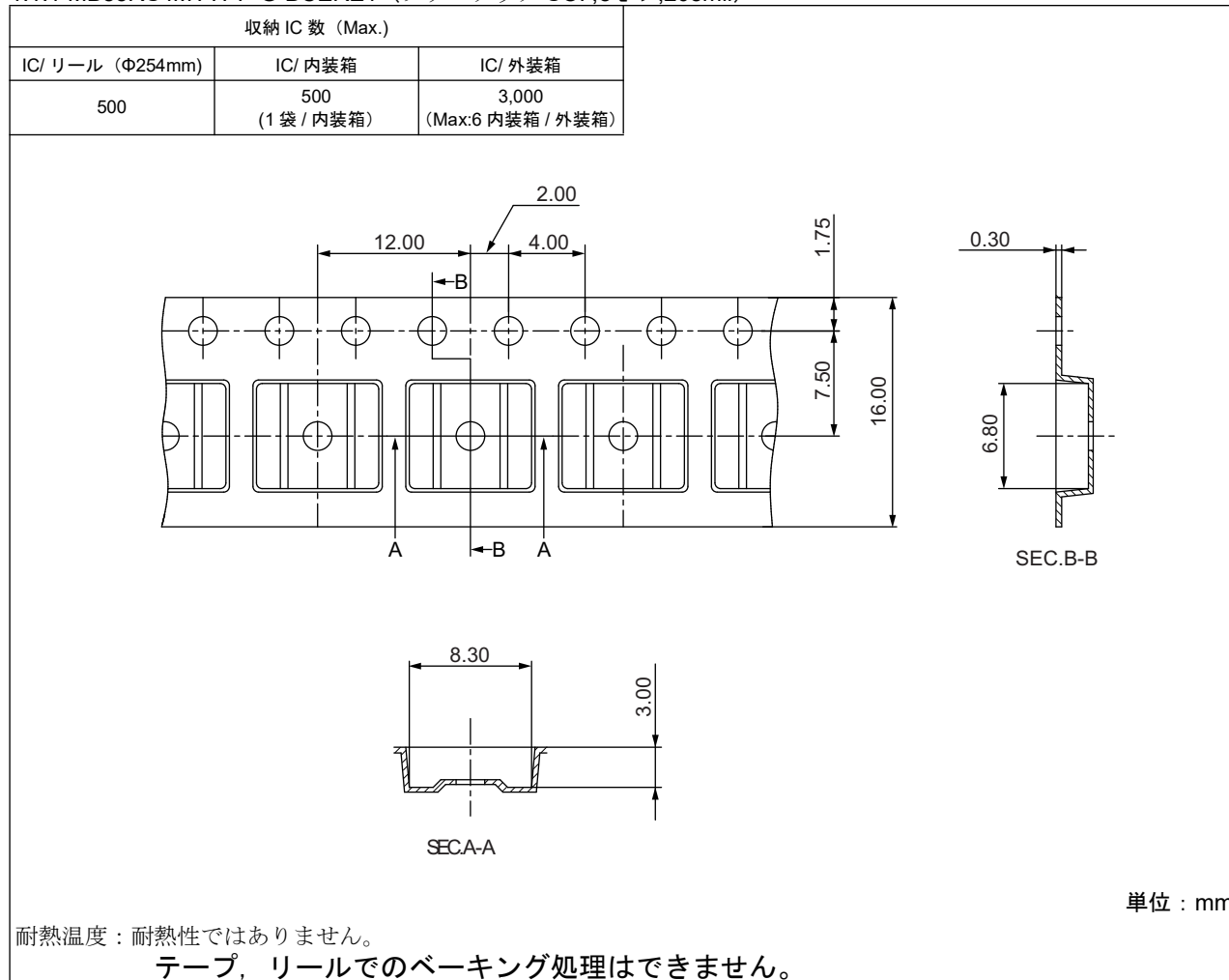
(単位：mm)

(2) MB85RS4MTYPF-G-BCERE1/MB85RS4MTYPN-G-AMEWE1

1. エンボステープ

1.1 テープ寸法図 (模式図)

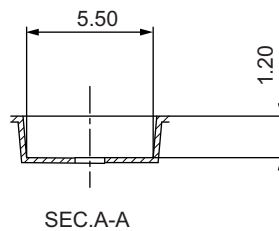
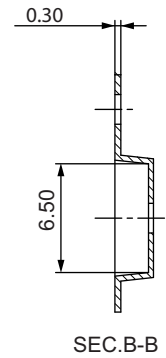
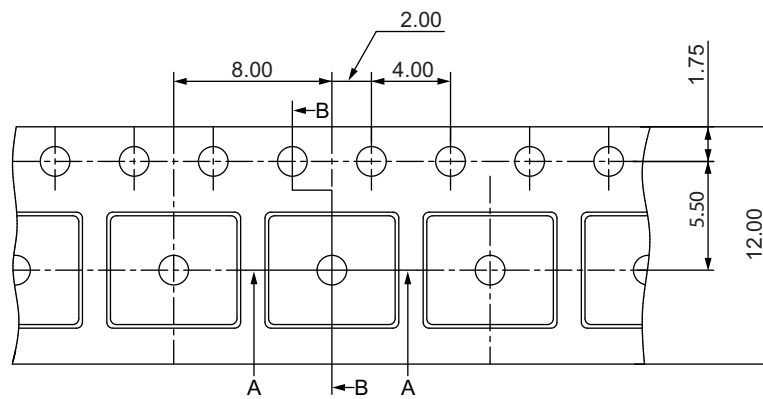
1.1.1 MB85RS4MTYPF-G-BCERE1 (プラスチック SOP,8ピン,208mil)



MB85RS4MTY

1.1.2 MB85RS4MTYPN-G-AMEWE1 (プラスチック DFN,8 ピン,5mm × 6mm)

収納 IC 数 (Max.)		
IC/ リール (Φ254mm)	IC/ 内装箱	IC/ 外装箱
1,500	1,500 (1 袋 / 内装箱)	9,000 (Max:6 内装箱 / 外装箱)

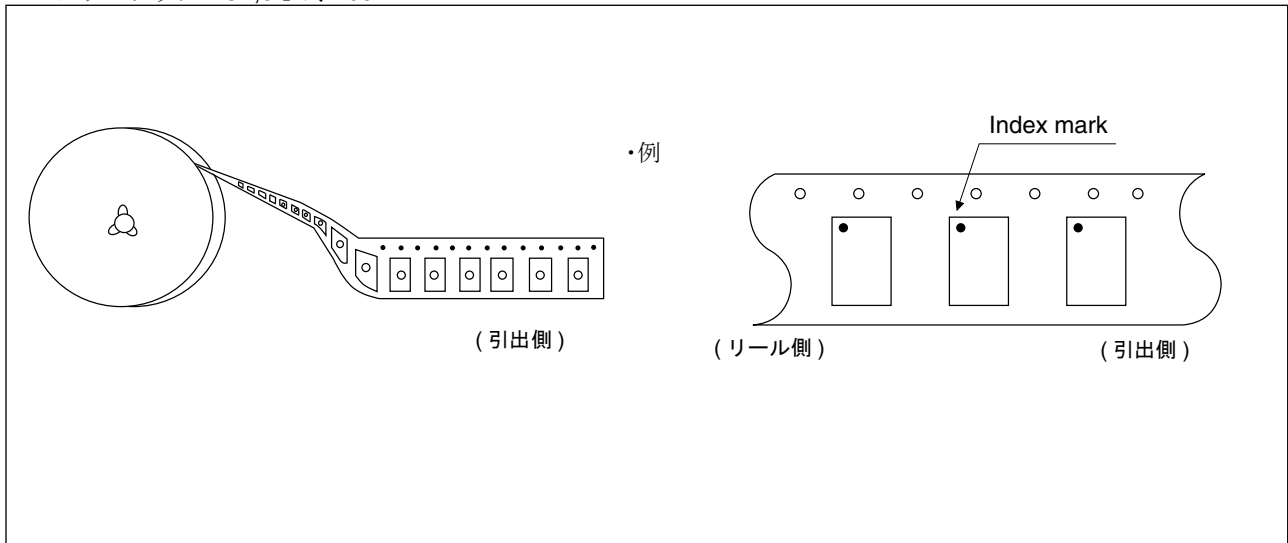


単位 : mm

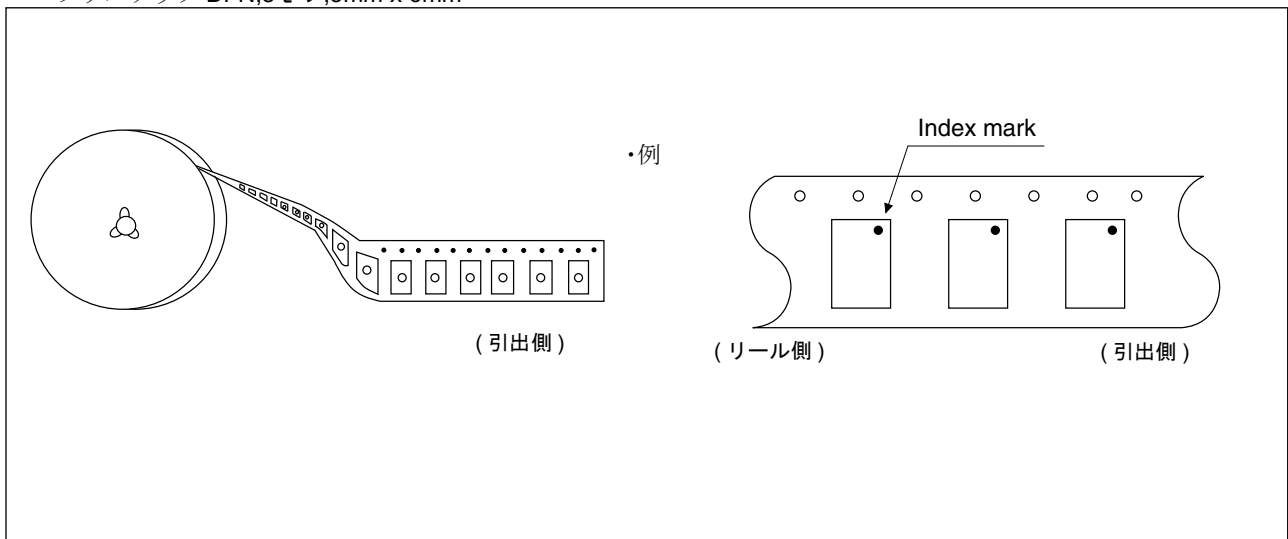
耐熱温度 : 耐熱性ではありません。
テープ, リールでのベーキング処理はできません。

1.2 IC の方向

プラスチック SOP, 8ピン, 208mil

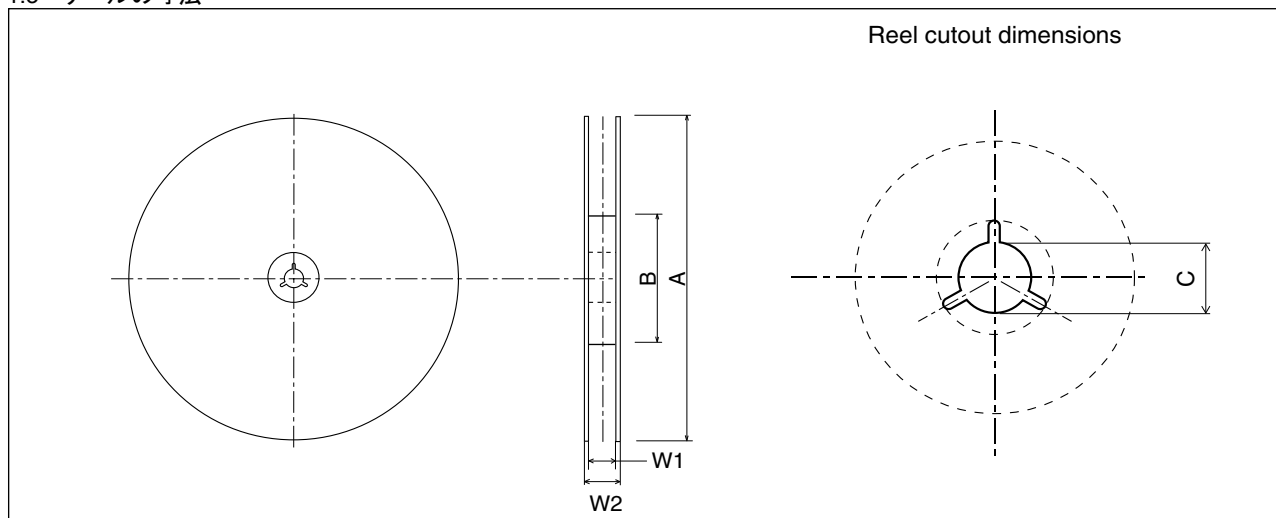


プラスチック DFN, 8ピン, 5mm x 6mm



MB85RS4MTY

1.3 リールの寸法



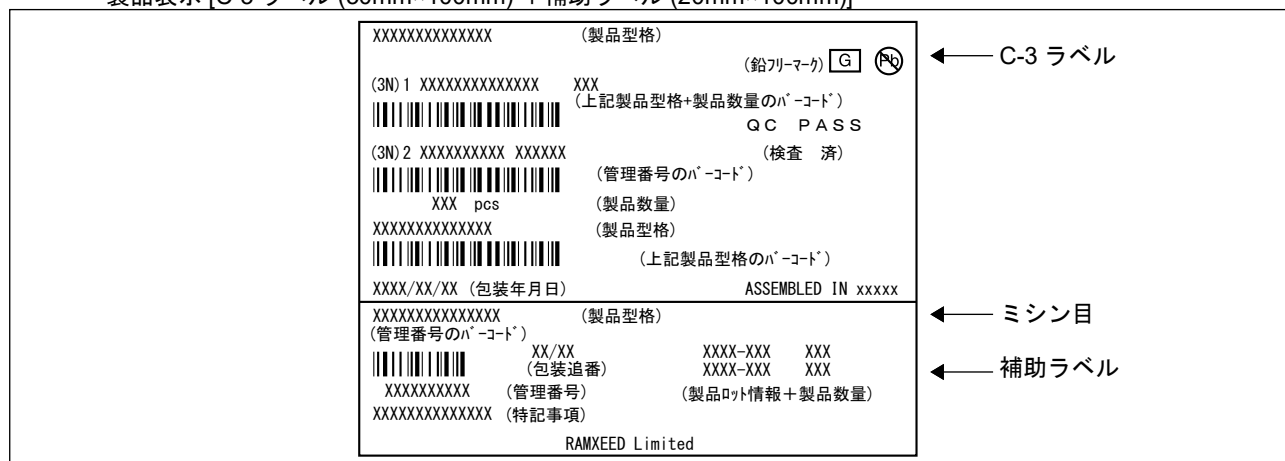
単位 : mm

	A	B	C	W1	W2
MB85RS4MTYPF-G-BCERE1	254	100	13	17.5	21.5
MB85RS4MTYPN-G-AMEWE1	254	100	13	13.5	17.5

1.4 製品表示ラベル (例)

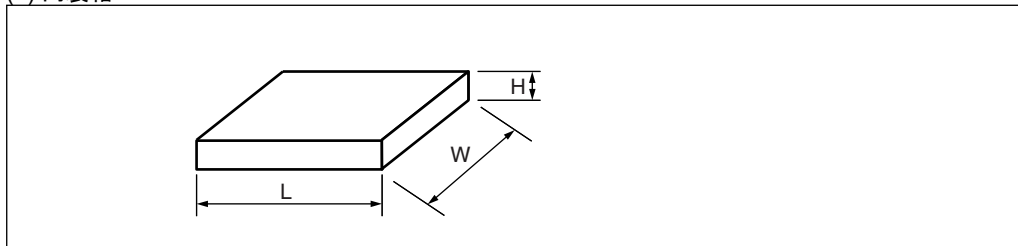
表示 I : 内装箱／アルミラミネート袋／(エンボステープニングの場合には、リールにも貼付)

製品表示 [C-3 ラベル (50mm×100mm) + 補助ラベル (20mm×100mm)]



1.5 包装箱外形尺寸图

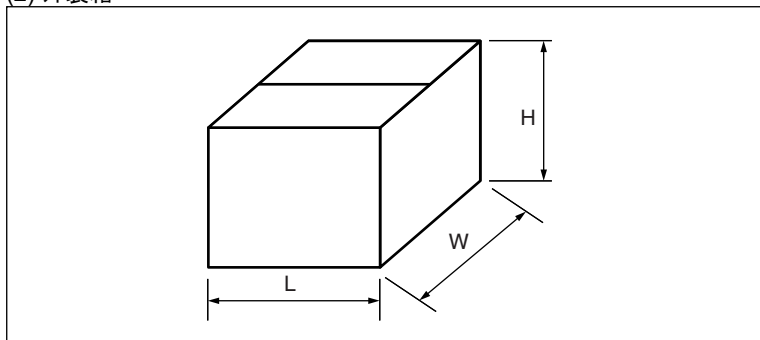
(1) 内装箱



	L	W	H
MB85RS4MTYPF-G-BCERE1	265	260	50
MB85RS4MTYPN-G-AMEWE1	265	260	50

(单位 : mm)

(2) 外装箱



	L	W	H
MB85RS4MTYPF-G-BCERE1	565	270	180
MB85RS4MTYPN-G-AMEWE1	565	270	180

(单位 : mm)

■ 本版での主な変更内容

変更箇所は、本文中のページ左側の | によって示しています。

ページ	場所	変更箇所
2	端子配列図	DFN8 の端子配列図を変更
24	リフロー条件および保管期限	MSL1 追加
25	オーダ型格	型格追加と削除
27	パッケージ・外形寸法	DFN8 のパッケージ図を変更
28	捺印図 (例)	捺印図を変更
29~	包装	型格変更に伴う包装仕様変更

MB85RS4MTY

RAMXEED 株式会社

〒 222-0033

神奈川県横浜市港北区新横浜二丁目 100 番 45（新横浜中央ビル）

<https://ramxeed.com/jp/>

本資料の記載内容は、予告なしに変更することがありますので、製品のご購入やご使用などのご用命の際は、当社営業窓口にご確認ください。

本資料に記載された動作概要や応用回路例などの情報は、半導体デバイスの標準的な動作や使い方を示したもので、実際に使用する機器での動作を保証するものではありません。したがって、お客様の機器の設計においてこれらを使用する場合は、お客様の責任において行ってください。これらの使用に起因する損害などについては、当社はその責任を負いません。

本資料は、本資料に記載された製品および動作概要・回路図を含む技術情報について、当社もしくは第三者の特許権、著作権等の知的財産権やその他の権利の使用権または実施権を許諾するものではありません。また、これらの使用について、第三者の知的財産権やその他の権利の実施ができることの保証を行うものではありません。したがって、これらの使用に起因する第三者の知的財産権やその他の権利の侵害などについて、当社はその責任を負いません。

本資料に記載された製品は、通常の産業用、一般事務用、パーソナル用、家庭用などの一般的用途に使用されることを意図して設計・製造されています。極めて高度な安全性が要求され、仮に当該安全性が確保されない場合、直接生命・身体に対する重大な危険性を伴う用途（原子力施設における核反応制御、航空機自動飛行制御、航空交通管制、大量輸送システムにおける運行制御、生命維持のための医療機器、兵器システムにおけるミサイル発射制御など）、または極めて高い信頼性が要求される用途（海底中継器、宇宙衛星など）に使用されるよう設計・製造されたものではありません。したがって、これらの用途へのご使用をお考えのお客様は、必ず事前に当社営業窓口までご相談ください。ご相談なく使用されたことにより発生した損害などについては、当社は責任を負いません。

半導体デバイスには、ある確率で故障や誤動作が発生します。本資料に記載の製品を含め当社半導体デバイスをご使用いただく場合は、当社半導体デバイスに故障や誤動作が発生した場合も、結果的に人身事故、火災事故、社会的な損害などを生じさせないよう、お客様の責任において、装置の冗長設計、延焼対策設計、過電流防止対策設計、誤動作防止設計などの安全設計をお願いします。

本資料に記載された製品および技術情報を輸出または非居住者に提供する場合は、外国為替及び外国貿易法および米国輸出管理関連法規などの規制をご確認の上、必要な手続きをおとりください。

本資料に記載されている社名および製品名などの固有名詞は、各社の商標または登録商標です。